

MX33

Manual En Línea

DOC. NO. : MX33-OL-S0103A



Qué es en este manual

MX33	1
<i>Qué es en este manual</i>	2
Visión de Conjunto	10
<i>Debe notar que</i>	11
<i>Antes que Comenza</i>	12
<i>Tramites para Rápido Instalación</i>	13
<i>Mapa de la Placa Madre</i>	14
<i>Diagrama de Bloques</i>	14
<i>Diagrama de Bloques</i>	15
Hardware	16
<i>JP14 a limpiar CMOS</i>	17
<i>Instalación del CPU</i>	18
<i>Conector CPUFAN</i>	19
<i>JP23 Ratio de Reloj FSB/PCI</i>	20
<i>Diseño sin jumper del CPU</i>	22

<i>Socket DIMM</i>	27
<i>Establecer Conector de anterior Panel</i>	29
<i>Conector ATX Power</i>	30
<i>Auto Recuperación del Suministro AC</i>	31
<i>Establecer Conectores IDE y Floppy</i>	32
<i>IrDA Conector</i>	35
<i>WOM (Wake on Módem de)</i>	36
<i>WOL (Wake on LAN)</i>	39
<i>PC99 Trasero Panel por Color Codificado</i>	41
<i>JP12 Capacitar/dejar Onboard Sonido</i>	42
<i>Anterior Panel Audio (Opcional)</i>	43
<i>Conector CD Audio</i>	44
<i>Conector Módem Audio</i>	45
<i>Conector Video_Audio_IN</i>	46
<i>Soporta 2nd USB Puerto</i>	47
<i>Diseño para larga vida sin batería</i>	48

<i>Protección por Corriente Excesivo</i>	49
<i>Controlando Hardware</i>	51
<i>Fusible Reversible</i>	52
<i>Protección de BIOS Write (Escribir a BIOS)</i>	53
<i>Año 2000 (Y2K)</i>	54
<i>Capacitor de Bajo ESR</i>	56
<i>Trazado (Pared de aislamiento de Frecuencia)</i>	58
Driver y Utilidad	59
<i>Menú Autorun en CD Disco de Primo</i>	60
<i>Instalar Windows 95</i>	61
<i>Instalar Windows 98</i>	62
<i>Instalar Windows 98 SE & Windows 2000</i>	63
<i>Instalar Driver VIA 4 in 1</i>	64
<i>Instalar Driver de Sonido Onboard</i>	65
<i>Instalar Utilidad de controlando Hardware</i>	66
<i>ACPI Suspend a Disco Duro</i>	67

AWARD BIOS	74
<i>Entrar Configuración de BIOS (BIOS Setup)</i>	75
<i>Cambiar el Idioma (Change Language)</i>	76
<i>Estandar CMOS Setup de Características</i>	77
<i>Configuración de Avanzado Caracteristicos de BIOS</i>	83
<i>Configurar Avanzado Caracteristicos de Chipset</i>	92
<i>Periféricos Integrados (Integrated Peripherals)</i>	102
<i>Gestión del Suministro (Power Management Setup)</i>	117
<i>Configurar PNP/PCI (PNP/PCI Configuration Setup)</i>	131
<i>Estados de salud de PC (PC Health Status)</i>	137
<i>Control de Frecuencia / Voltaje</i>	138
<i>Cargar Configuraciones predeterminados (Load Setup Defaults)</i>	141
<i>Cargar Turbo Predeterminado (Load Turbo Defaults)</i>	142
<i>Establecer Contraseña (Set Password)</i>	143
<i>Guardar y Salir Configuración (Save & Exit Setup)</i>	144
<i>Salir sin Guardar (Exit without Saving)</i>	145

<i>Modernizar BIOS (BIOS Upgrade)</i>	146
Sobrerreloj (Overclocking)	148
<i>VGA Card & Disco Duro</i>	149
Glossary	151
<i>AC97</i>	151
<i>ACPI (Configuración avanzado & Interfaz de Fuente)</i>	151
<i>AGP (Acelerado Puerto Gráfico)</i>	152
<i>AMR (Riser Audio/Módem)</i>	152
<i>CD en Pack de Primo de AOpen</i>	152
<i>APM</i>	153
<i>ATA/66</i>	153
<i>ATA/100</i>	153
<i>BIOS (Basica Sistema entrada/salida)</i>	154
<i>Bus Master IDE (Modo DMA)</i>	154
<i>CODEC (Codificar y Descifrar)</i>	154
<i>DIMM (Modulo de Memoria Doble en Línea)</i>	155

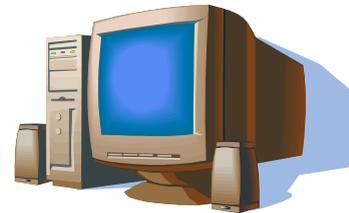
<i>ECC (Comprobar Error y Corrección)</i>	155
<i>Memoria EDO (Modo Extended de datos salido Data)</i>	155
<i>EEPROM (Electronic Erasable Programmable ROM)</i>	156
<i>EPROM (Erasable Programmable ROM)</i>	156
<i>EV6 Bus</i>	156
<i>FCC DoC (Declaration of Conformity)</i>	157
<i>FC-PGA</i>	157
<i>Flash ROM</i>	157
<i>FSB (anterior Side Bus) Reloj</i>	158
<i>I²C Bus</i>	158
<i>P1394</i>	158
<i>Parity Bit (Bit de paridad)</i>	158
<i>PBSRAM (Pipelined Burst SRAM)</i>	159
<i>PC100 DIMM</i>	159
<i>PC133 DIMM</i>	159
<i>PDF Format</i>	160

<i>PnP (Plug y Play)</i>	160
<i>POST (Power-On Self Test)</i>	160
<i>RDRAM (Rambus DRAM)</i>	161
<i>RIMM</i>	161
<i>SDRAM (Synchronous DRAM)</i>	161
<i>Shadow E²PROM</i>	162
<i>SIMM (Modulo de Memoria Único en línea) (Single In Line Memory Module)</i>	162
<i>SMBus (System Management Bus)</i>	162
<i>SPD (Serial Presence Detect)</i>	163
<i>Ultra DMA/33</i>	163
<i>USB (Universal Serial Bus)</i>	163
<i>VCM (Virtual Channel Memory)</i>	164
<i>ZIP file</i>	164
Correctores de errores	165
Declaración de producto	169
Soportes Tecnicos	171

Número de parte y Número serie173

Visión de Conjunto

Muchas gracias por elegir MX33 de AOpen. El MX33 que tiene chipset VIA Apollo PRO 133 y está basada en el factor del forma ATX, es una placa madre (M/B) del Socket 370 de Intel®, soportando esos procesadores Pentium III™ del serie Socket 370 y esos procesadores Celeron™ del serie PPGA/[FC-PGA](#) en el [anterior Side Bus](#) (FSB) del CPU 66/100/133. También soporta modo AGP 1x-2x y transferencia a largo reventón de partiente transaction en tubería (pipelined spilt-transaction long burst transfer) hasta 533MB/sec. Se soportan las memorias [SDRAM](#) hasta 1.5GB. El chip AD1885 [AC97 CODEC](#) montado en la placa provee superior actuación de sonido de magico estereo circundante para que pueda gozar trabajando con MX33. Bueno, ahora disfrutemonos de los características de la placa MX33 de AOpen...



Debe notar que



Adobe, el logotipo de Adobe , Acrobat son las marcas de las fabricas de Adobe Sistemás Incorporated.

AMD, el logotipo de AMD , Athlon y Duron son las marcas de las fabricas de Advanced Micro Devices, Inc.

Intel, el logotipo de Intel, Intel Celeron, Pentium II y Pentium III son las marcas de las fabricas de Intel Corporation.

Microsoft, Windows, y logotipo de Windows son o las marcas registradas o las marcas de las fabricas de Microsoft Corporation en Estados Unidos y/o otros paises.

Todos nombres de los productos y marcas de sus respectivas compañías siguen las marcas de sus propias compañías. Cuando se usan estas marcas en este manual, están para identificarse solamente.

Todos especificaciones y informaciones contenidos en este manual están sujetos a cambios sin previo Aviso. AOpen reserva los derechos de cambiar los contenidos razonablemente. AOpen supone ni responsabilidad por los errores ni el inexacto que se aparece en esos descripciones de software y productos en este manual.

Este manual es protegido por Los derechos del autor. Todos derechos son reservados. No se utiliza o reproduce o almacena alguno parte de este manual en alguna forma o por alguno medio, o al base de datos, o al sistema capaz de recuperarlos sin previo permiso escrito desde AOpen Corporation. Copyright® 1996-2000, AOpen Inc. Todos derechos son reservados.

Antes que Comenza



Este Manual en línea le introducirá cómo este producto es instalado. Todos informaciones útiles son descritos en los capitulos siguientes. Debe conservvar este manual para futura actualizar o para cambiar configuración del sistema. Este Manual en línea es almacenado en [PDF formato](#). Se recomendamos que usar Adobe Acrobat Reader 4.0 para leer el manual. Que ya es incluido en [Primo CD disco](#) o puede descargo gratis el software desde [Adobe sitio web](#).

Aunque este Manual está óptimo para leer sobre la pantalla, todavía, está para imprimir. Puede imprimirlo a papel A4 y en la configuración de dos páginas sobre cada hoja en su impresora por elegir **File > Page Setup** y seguir las instrucciones de la programa de imprimir.

Muchas gracias a su soporte.

Tramites para Rápido Instalación

Trámites siguientes le muestran cómo se instala el sistema. Debe seguir los pasos con orden para la correcta instalación.

- 1 [Instalar CPU y Fan](#)
- 2 [Instalar Sistema Memoria \(DIMM\)](#)
- 3 [Conectar anterior Panel Cable](#)
- 4 [Conectar IDE y Floppy Cable](#)
- 5 [Conectar Cable para ATX suministro](#)
- 6 [Conectar Trasero Panel Cable](#)
- 7 [Encender sistema y cargar BIOS Setup Default](#)
- 8 [Configurar CPU Frecuencia](#)
- 9 [Rearrancar sistema](#)
- 10 [Instalar sistema operativo \(como Windows 98\)](#)
- 11 [Instalar Driver y Utilidad](#)

Mapa de la Placa Madre

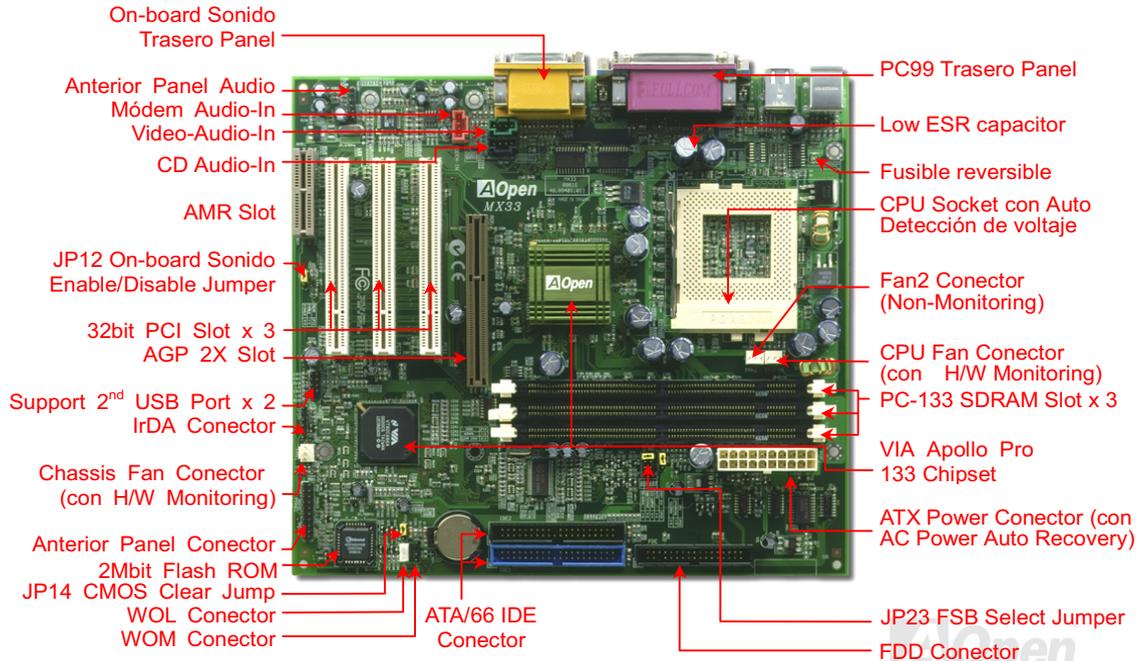
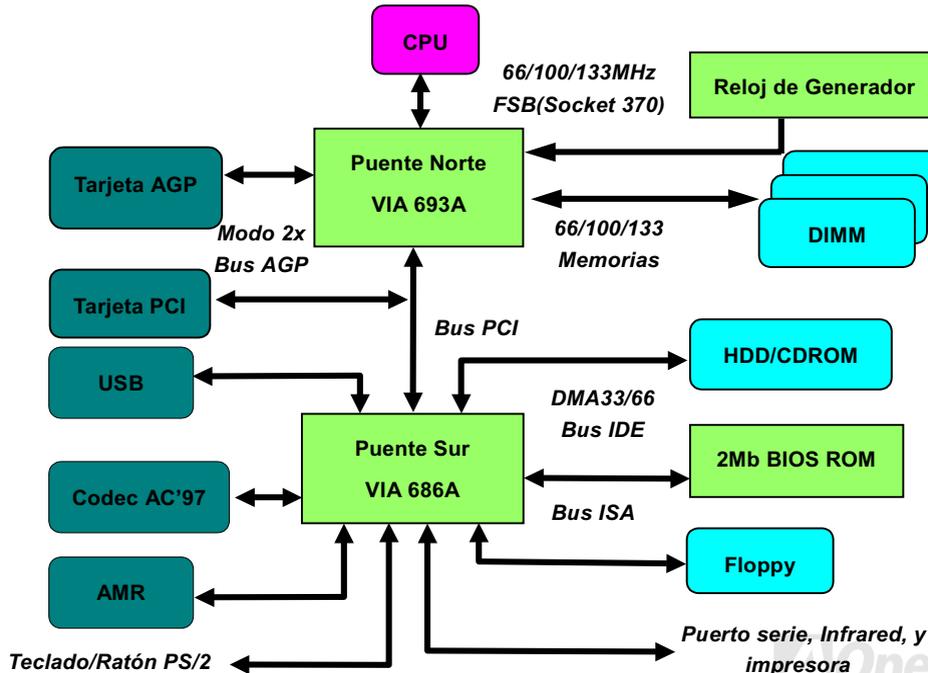


Diagrama de Bloques



Hardware

Este capítulo está para ilustrar las conexiones de jumpers(puentes), conectores y los dispositivos del hardware de esta placa madre.

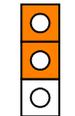


Nota: Descarga del estatica electricidad (ESD) puede dañar el procesador onboard, unidad de disco , tarjeta de expansión , y otros componentes. Siempre observar las instrucciones siguientes para instalar los componentes.

1.No sacar un componente desde su envase protector hasta que se está preparado para instalar.

2.Calzar una pulsera de tierra y conectarla al parte metálico de su sistema cuando se instala el componente. Si no una pulsera de tierra está disponible, conectar su sistema con tierra para impedir ESD.

JP14 a limpiar CMOS



Normal
(Default)



Clear CMOS

Puede limpiar CMOS para reestablecer sistema predeterminado. Cumplir los trámites para limpiar CMOS.

1. Apagar su sistema, y también cerrar la eléctrica energía AC.
2. Desmontar eléctrico cable ATX desde conector PWR2.
3. Localizar JP14 y cerrar clavijas 2-3 por unos pocos segundos.
4. Restablecer JP14 a su anterior condición de clavijas 1-2.
5. Conectar cable ATX atrás a conector PWR2.

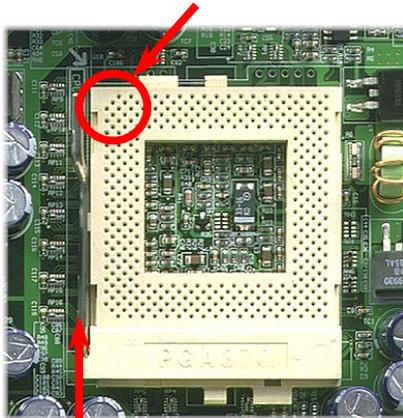
Consejo: ¿Cuándo limpio CMOS?

1. El arranque fracasa después de sobrecalentamiento de CPU...
2. Me olvidé la contraseña...
3. Después de deshacer los problemas...

Instalación del CPU

Esta Placa Madre soporta CPUs Intel® Pentium III, Celeron, y VIA® Cyrix™ III del serie Socket370. Prestar atención a orientar del CPU cuando enchufarlo a socket 370.

CPU Clavija 1 y borde cortado



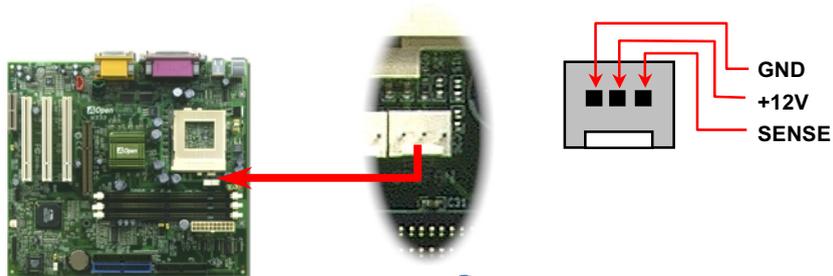
Palanca de CPU socket

1. Tirar el palanca del socket hacia arriba por 90 grados.
2. Localizar Clavija 1 en el socket y un borde corado (orado) sobre el superficie del CPU. Emparejar el clavija 1 con borde cortado del CPU y empujar el CPU hacia abajo en el socket.
3. Tirar el palanca de socket hacia abajo a horizontal situación y completar instalación.

Nota: Si no emparejar Clavija 1 de socket y borde cortado del CPU correctamente, se dañará el CPU.

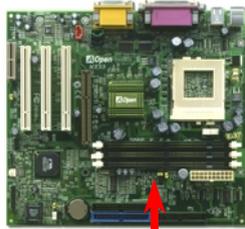
Conector CPUFAN

Enchufar el cable de fan al Conector **CPUFAN** 3-clavija.

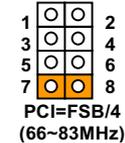
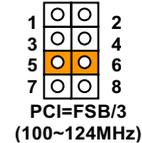
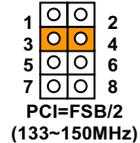
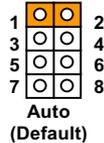
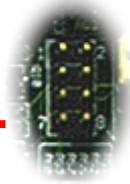


Nota: Algunos fans del CPUs no tienen clavija sense para soportar controles de fans.

JP23 Ratio de Reloj FSB/PCI



Este jumper (JP23) establece el relación de reloj PCI y [FSB](#) . Normalmente, si no hacer sobrereloj (overclocking), se recomienda el configuración predeterminado del jumper.



PCI Reloj = CPU FSB Reloj / Ratio de reloj

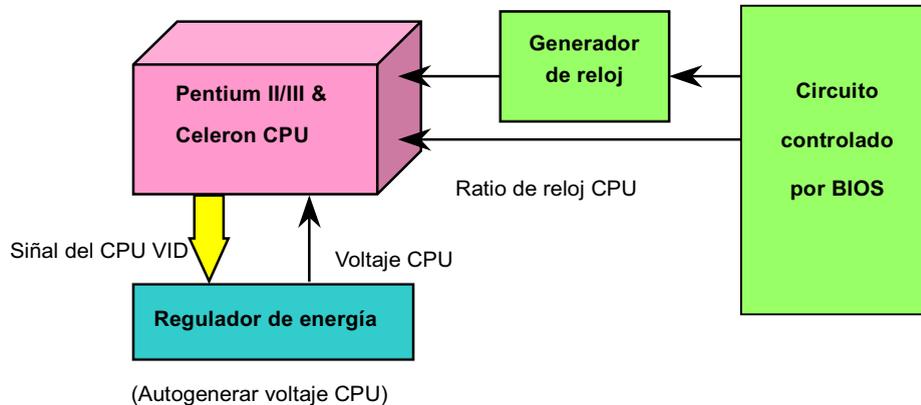
AGP Reloj = PCI Reloj x 2

Ratio de reloj	CPU (Host)	PCI	AGP	Memoria
2X	66MHz	33MHz	66MHz	PCI x2 o x3
2X, overrelojng	75MHz	37.5MHz	75MHz	PCI x2 o x3
3X	100MHz	33MHz	66MHz	PCI x2, x3 o x4
3X, overrelojng	112MHz	37.3MHz	74.6MHz	PCI x2, x3 o x4
4X,	133MHz	33MHz	88.6MHz	PCI x3 o x4
4X, overrelojng	150MHz	37.5MHz	75MHz	PCI x3 o x4

Aviso: El Chipset VIA Apollo Pro 133 soporta al maximo 133MHz FSB y reloj AGP 66MHz. Más alto ratio de reloj daña el sistema gravemente

Diseño sin jumper del CPU

La señal VID del CPU y el generador del reloj [SMBus](#) proveen auto-identificación del voltaje CPU para permitir ajuste de frecuencia del CPU mediante el [BIOS setup](#). Todavía, todo ajuste es cumplido sin establecer un el jumper o un el interruptor. La información del CPU es guardado exactamente en el [EEPROM](#). Estas técnicas eliminan las desventajas del diseño con el jumper para CPU, y eliminan las necesidades a reabrir el funda de carcasa (caja) en caso de la pérdida de batería para CMOS.



Establecer Voltaje del CPU Core

Esta placa madre soporta VID del CPU a identificar automaticamente el voltaje del CPU. Asi no se necesita que hacer un ajuste en el voltaje del CPU en esta placa madre. Puede identificar la gama del voltaje CPU core desde 1.3V hasta 3.5V.

Establecer el Frecuencia del CPU

Esta placa madre provee un el diseño sin jumper del CPU. Puede ajustar su frecuencia del CPU mediante el BIOS setup. No el jumper o el interruptor (switch) es necesitado.

BIOS Setup > Frecuencia/Control de Voltage > [Establecer Velocidad del CPU](#)

CPU FSB	66.8, 68.5, 75, 83.3, 100, 103, 112, 117, 124, 129, 133.3, 138, 143, 148, 150MHz.
----------------	---

Aviso: Chipset VIA Apollo Pro 133 soporta soporta al maximo 133MHz FSB y reloj AGP 66MHz. Más alto ratio de reloj daña el sistema gravemente.

Consejo: Si el recomienzo del sistema se fracasa después de sobrereloj, presionar la tecla <Home> a restablecer el estado predeterminado.



Core Frequency = CPU FSB Reloj * CPU Ratio

CPU	Frecuencia CPU Core	Reloj FSB	Ratio
Celeron 300A	300MHz	66MHz	4.5x
Celeron 366	366MHz	66MHz	5.5x
Celeron 366	366MHz	66MHz	5.5x
Celeron 400	400MHz	66MHz	6x
Celeron 433	433MHz	66MHz	6.5
Celeron 466	466MHz	66MHz	7x
Celeron 500	500MHz	66MHz	7.5x
Celeron 533	533MHz	66MHz	8x
Celeron 566	566MHz	66MHz	8.5x
Celeron 600	600MHz	66MHz	9x
Pentium III 600E	600MHz	100MHz	6x
Pentium III 650E	650MHz	100MHz	6.5x
Pentium III 700E	700MHz	100MHz	7x
Pentium III 750E	750MHz	100MHz	7.5
Pentium III 800E	800MHz	100MHz	8x

Pentium III 850E	850MHz	100MHz	8.5x
Pentium III 533EB	533MHz	133MHz	4x
Pentium III 600EB	600MHz	133MHz	4.5x
Pentium III 667EB	667MHz	133MHz	5x
Pentium III 733EB	733MHz	133MHz	5.5
Pentium III 800EB	800MHz	133MHz	6x
Pentium III 866EB	866MHz	133MHz	6.5
Pentium III 933EB	933MHz	133MHz	7x

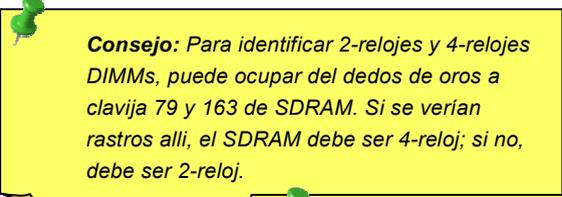
Socket DIMM

Esta Placa madre provee tres [sockets DIMM](#) de 168 clavijaes, para establecer las memorias [PC100](#) o [PC133](#) hasta 1.5GB. Solo modo SDRAM es soportado.

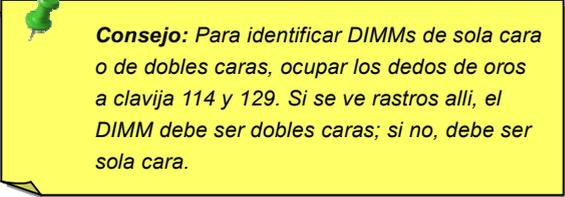


Consejo: El Chipset de nueva generación falta un buffer de la memoria para establecer superior actuación de capacidad impulsivo. Así la cantidad del chip DRAM es muy importante en la eficiencia de la memoria. Cuando no el sistema puede contar la cantidad del chip en cada DIMM, debe contarla uno mismo. El sencillo regla es: Por inspección visual, utilizar DIMMs que tiene menos de 16 chipes.

El DIMM puede ser un módulo de sola cara o dobles caras; su capacidad es 64 bit datos por 2 o 4 señales del reloj. Se recomienda el SDRAM por 4 señales para su más alto fiabilidad.

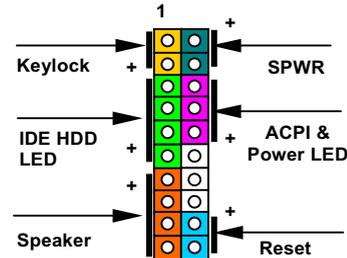


Consejo: Para identificar 2-relojes y 4-relojes DIMMs, puede ocupar del dedos de oros a clavija 79 y 163 de SDRAM. Si se verían rastros allí, el SDRAM debe ser 4-reloj; si no, debe ser 2-reloj.



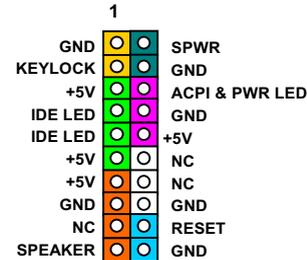
Consejo: Para identificar DIMMs de sola cara o de dobles caras, ocupar los dedos de oros a clavija 114 y 129. Si se ve rastros allí, el DIMM debe ser dobles caras; si no, debe ser sola cara.

Establecer Conector de anterior Panel



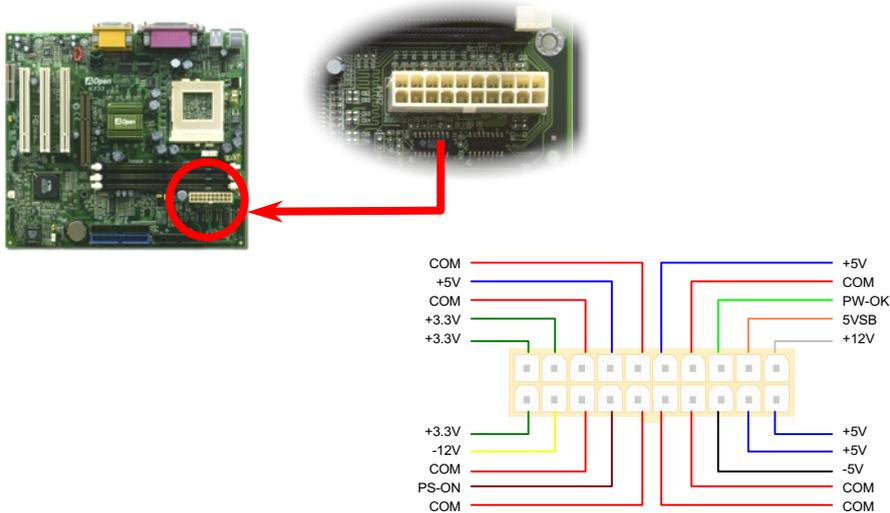
Sujetar conectores Power LED, La teclalock, Speaker, y Reset Switch a los correspondientes clavijaes de Conector de anterior Panel. Si se capacita "[Suspend Modo](#)" de BIOS Setup, el ACPI y Power LED destellarán cuando el sistema está en el Suspend Modo.

Localizar el cable del interruptor eléctrico desde su caja ATX. Hay un 2-clavija femenino conector fijado al anterior panel de caja ATX. Fijar este conector al conector software interruptor marcado **SPWR**.



Conector ATX Power

El suministro eléctrico viene en la placa a través del 20-clavija conector mostrado abajo. Asegúrate de fijar conector ATX correctamente.

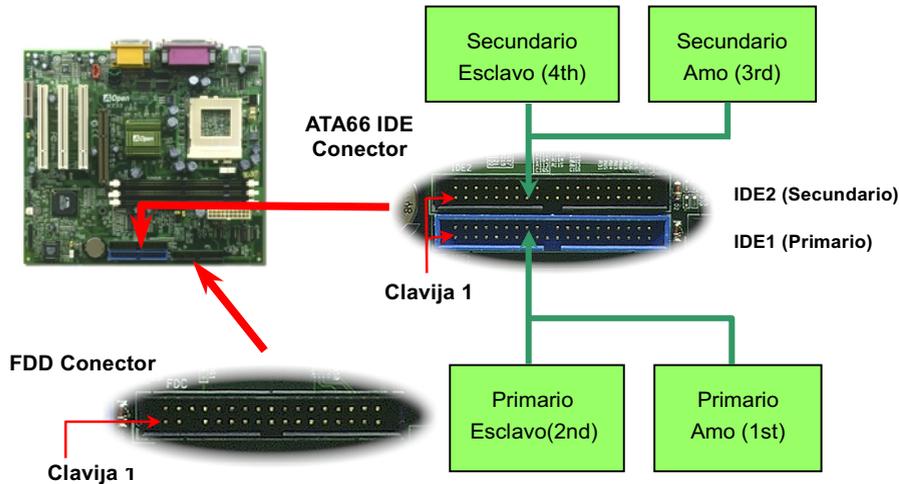


Auto Recuperación del Suministro AC

Un tradicional sistema ATX permanecerá apagado cuando se reanuda el suministro AC. Este diseño es inconveniente para mantener el network server o workstation, sin uno UPS, encendido. Esta Placa madre provee una función de Recuperación del suministro AC para solucionar esta problema. Si BIOS Setup > Integrated Peripherals > [AC PWR Auto Recuperación](#) es "Capacitado", el sistema encenderá automáticamente después el suministro AC ha reanudado.

Establecer Conectores IDE y Floppy

Conectar cable floppy 34-clavija y cable IDE ATA66 / ATA33 40'clavija al floppy conector FDC y IDE conector **IDE1**, **IDE2**. Clavija1 del cable es marcado con color rojo. Prestar atención a la orientación de clavija 1. Incorrecto orientación puede dañar el sistema.



También se conocen IDE1 como el primario medio y IDE2 como el secundario medio. Cada canal soporta dos dispositivos IDE, y así dos canales soportarán 4 dispositivos. Para trabajarse normalmente, dos dispositivos en cada canal deben ser establecidos en otro modo de **máster (amo) o slave (esclavo)**. Cualquiera puede ser el disco duro o el CD-ROM. Para establecer máster o slave, tiene que establecer los jumpers de los dispositivos. Puede referir los manuales de disco duro y CD-ROM.



Aviso: la especificación del cable IDE es 46cm (18 inches) como máximo. Asegurar que los cables exceden los largos.



Consejo: Para mejor transferencia, establecer el dispositivo en el lejano cabo como máster. Favor de referir la diagrama anterior para establecer el nuevo o adicional dispositivo.

Esta Placa soporta [Ultra DMA/33](#) o [Ultra DMA/66](#). Siguiente mesa ilustra el razón de transferencia de IDE PIO y DMA. El IDE bus es 16-bit, significando que cada transferencia es dos bytes.

Modo	Reloj 33MHz PCI	Reloj Cuenta	Ciclo	Razón de Transferencia
PIO modo 0	30ns	20	600ns	$(1/600\text{ns}) \times 2\text{byte} = 3.3\text{MB/s}$
PIO modo 1	30ns	13	383ns	$(1/383\text{ns}) \times 2\text{byte} = 5.2\text{MB/s}$
PIO modo 2	30ns	8	240ns	$(1/240\text{ns}) \times 2\text{byte} = 8.3\text{MB/s}$
PIO modo 3	30ns	6	180ns	$(1/180\text{ns}) \times 2\text{byte} = 11.1\text{MB/s}$
PIO modo 4	30ns	4	120ns	$(1/120\text{ns}) \times 2\text{byte} = 16.6\text{MB/s}$
DMA modo 0	30ns	16	480ns	$(1/480\text{ns}) \times 2\text{byte} = 4.16\text{MB/s}$
DMA modo 1	30ns	5	150ns	$(1/150\text{ns}) \times 2\text{byte} = 13.3\text{MB/s}$
DMA modo 2	30ns	4	120ns	$(1/120\text{ns}) \times 2\text{byte} = 16.6\text{MB/s}$
UDMA/33	30ns	4	120ns	$(1/120\text{ns}) \times 2\text{byte} \times 2 = 33\text{MB/s}$
UDMA/66	30ns	4	120ns	$(1/120\text{ns}) \times 2\text{byte} \times 4 = 66\text{MB/s}$



Nota: ATA/66 utiliza ambos fillos levantado y bajado en la doble razón que [UDMA/33](#). Su razón de transferencia es cuatro veces como PIO modo 4 o DMA modo 2, 16.6MB/s x4 = 66MB/s. Necesita especial cable ATA/66 para usar modo IDE ATA/66.

IrDA Conector

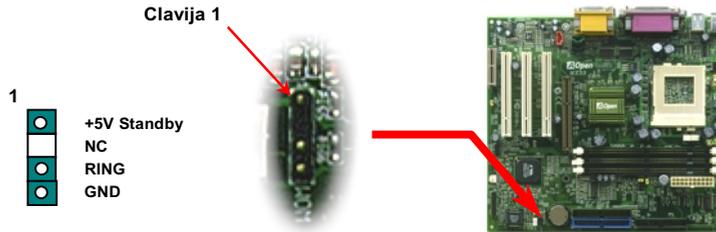
El Conector IrDA es configurado en placa para soportar radio módulo infrared y software de aplicació como Laplink o Windows 95 Direct Cable Conexión, para que los usuarios puedan transferir datos a/desde los puertoátiles, Notabookes, PDA y impresores. El conector IrDA soporta HPSIR (115.2Kbps, 2 meters) y ASK-IR (56Kbps).

Instalar el infrared módulo al **IrDA** conector y capacidar la función infrared desde BIOS Setup, [UART Modo Select](#). Asegurate de enchufar el infrared módulo al conector IrDA en correcto orientación..



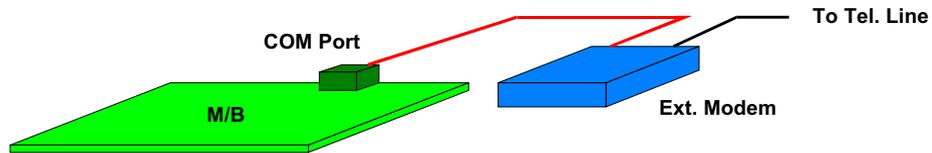
WOM (Wake on Módem de)

La placa madre provee especial circuito para soportar Wake On Módem que puede ser como una tarjeta de Interno módem o como una caja de external módem. Todavía, la tarjeta de interno módem es muy recomendado puesto que no consume energía cuando se apaga el sistema. Para configurar el interno módem , conectar cable 4-clavija desde **RING** conector de la tarjeta del **WOM** conector en la placa madre.



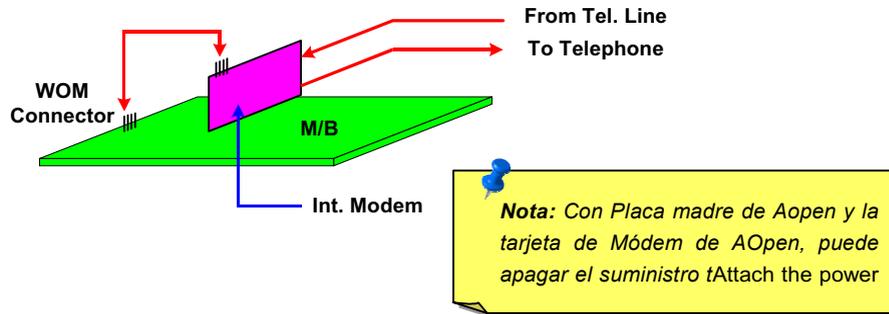
WOM por Caja del Módem Externo

El Suspend modo del verde PC tradicional no realmente apaga la energía del sistema. La caja de externo módem conectado a la placa madre desencadenará puerto MB COM y reanudará el sistema.



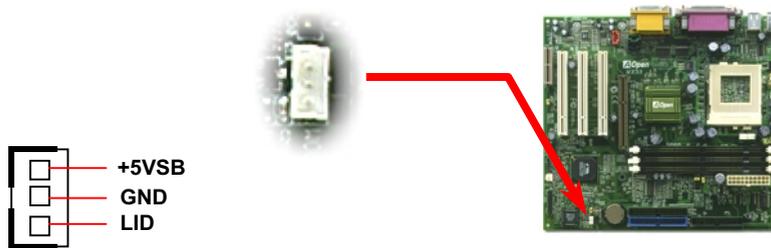
WOM por la tarjeta del Módem Interno

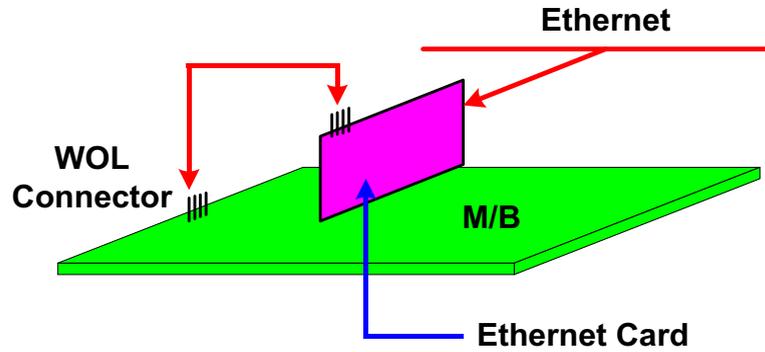
Con la función de ATX soft power On/Off (encendido/apagado) en el sistema, el sistema apagado puede ser despertado por la llamada a través del teléfono o fax. Puede identificar si o no su sistema es en la modo off (apagado) por inspeccionar el fan de su componente de fuente. Ambos la caja de externo módem y la tarjeta de interno módem puede ser usado para soportar Módem Wake Up. Si se usa un externo módem, debe mantener su caja del módem encendido.



WOL (Wake on LAN)

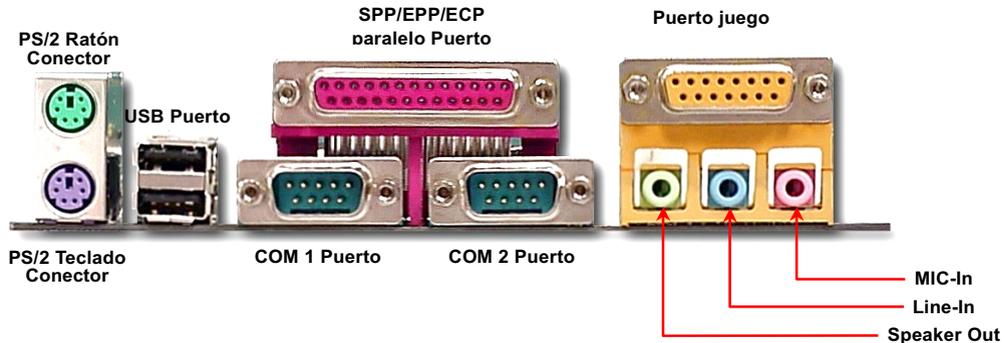
La característica de WOL es semejante a [Wake On Módem](#), pero se trabaja a través de red local(LAN). Para usar Wake On LAN función, debe establecer una tarjeta de LAN con el propio chipset para soportar la WOL. Conectar el cable desde tarjeta de LAN a el WOL conector en la placa madre. La información de identificación de sistema (probablemente IP dirección) es almacenado en la tarjeta de red. Ya que hay muchos tráficos en el Ethernet, debe instalar software de gestión de red, como ADM, para despertar el sistema. Prestar atención que al menos 600mA ATX alerta corriente es necesitado para soportar la tarjeta de LAN por WOL función.





PC99 Trasero Panel por Color Codificado

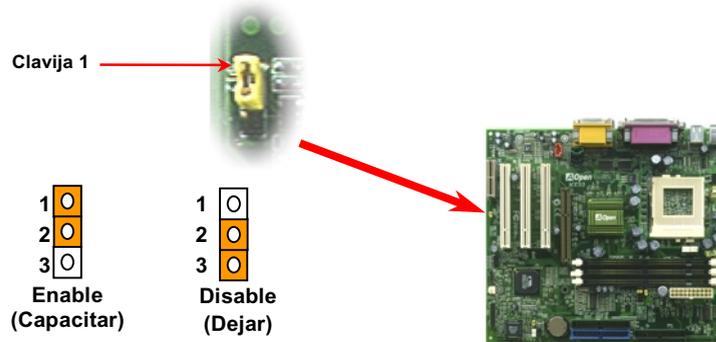
Los dispositivos de onboard I/O son PS/2 Teclado, PS/2 Ratón, serie puertos COM1 y COM2, impresora, [cuatro USB](#), AC97 puertos de sonido y juegos. El cuadro mostrado aquí está la vista desde el exterior de carcasa (caja).



- Speaker:** a Externo Altavoz, auriculares o Amplificador.
- Line-In:** desde fuente de señal como CD/Tape jugadora.
- MIC:** desde Microfono

JP12 Capacitar/dejar Onboard Sonido

Esta placa madre provee sonido [AC97](#) onboard que capacitar o dejar el onboard chip AD1885 [CODEC](#) . Si se deja el Onboard Audio, debe poner 2-3 de JP12 cerrado, y también dejar el "OnChip Sonido" en BIOS setting > Advanced Chipset Features, antes que elija su tarjeta PCI de sonido para instalar.



Anterior Panel Audio (Opcional)

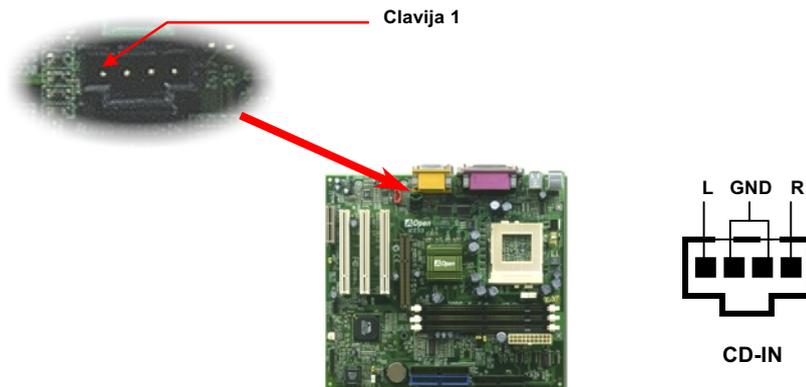
Si un audio puerto es ya proveido en el anterior panel de la caja (carcasa) de su PC, puede conectar onboard audio a el anterior panel a través de este conector.



1	●	GND
2	□	NC
3	●	Phone_R
4	●	Phone_L
5	●	NC
6	●	FP_Mic

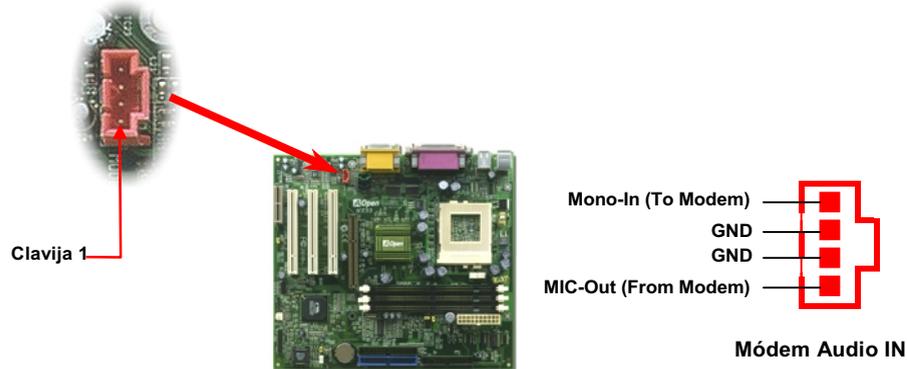
Conector CD Audio

Este **negro** conector puede conectar el cable CD Audio desde CDRom o unidad del DVD al onboard sonido.



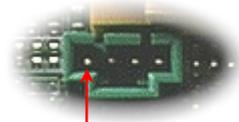
Conector Módem Audio

Este conector puede conectar el cable de Mono In/MIC Out desde tarjeta de interno módem al circuito del onboard sonido. los clavijas 1-2 son para **Mono In**, y los clavijas 3-4 es para **MIC Out**. Prestar atención que hay no estandar codificación para este conector todavía. Solo alguna tarjeta de interno módem provee este conector.

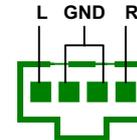
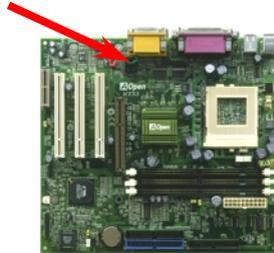


Conector Video_Audio_IN

Este **verde** conector puede conectar el cable de MPEG Audio desde tarjeta de MPEG a onboard sonido.



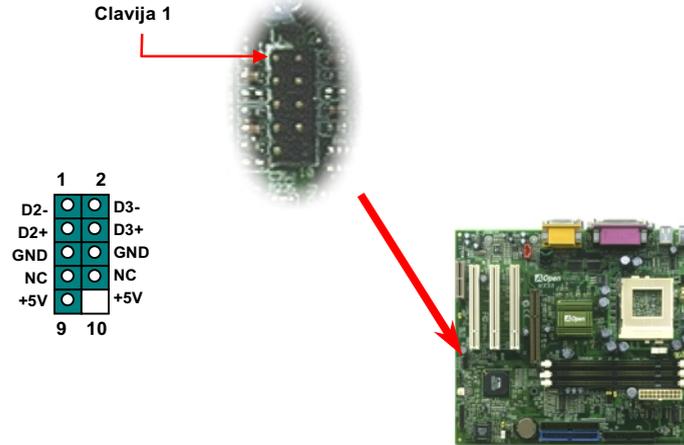
Clavija 1



Video_Audio_IN

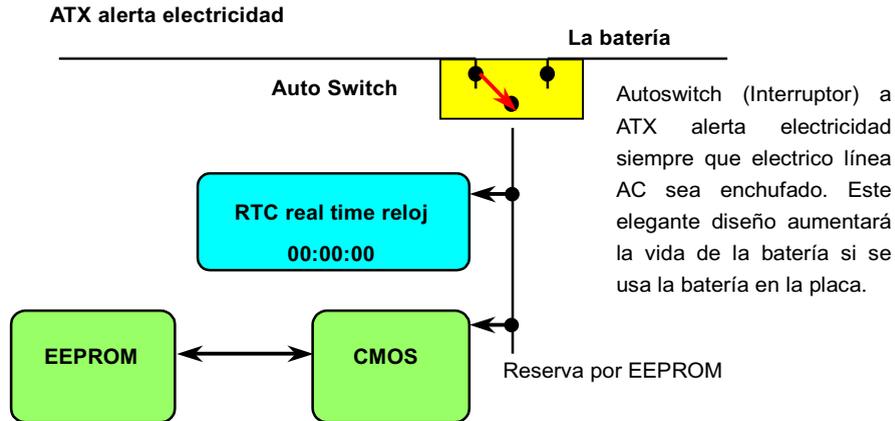
Soporta 2nd USB Puerto

Esta placa madre soporta totalmente cuatro puertos USB. Dos de ellos son establecido en Trasero Panel, y los otro dos en el izquierdo-bajo parte de esta placa madre. Puede conectar estos conectores a anterior panel.



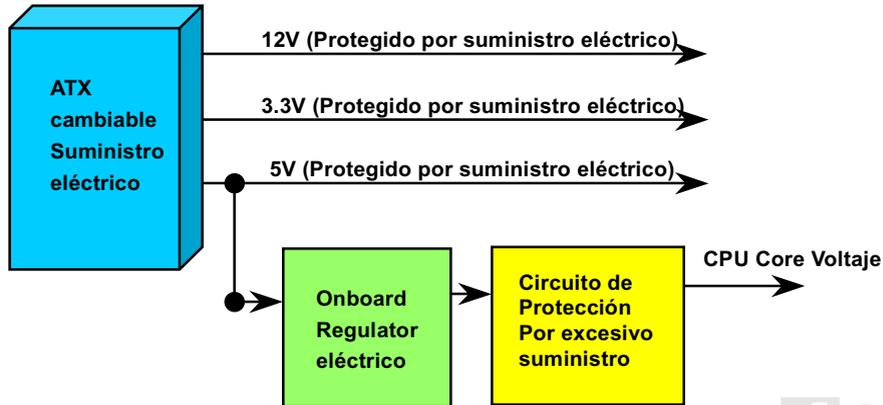
Diseño para larga vida sin batería

Esta placa madre provee [EEPROM](#) y un especial circuito para guardar su corriente configuraciones del CPU y CMOS Setup sin la ayuda de la batería. El RTC (real tiempo reloj) también puede funcionar siempre que se enchufe el cable eléctrico. Si se pierden los datos en CMOS por casualidad, puede cargar los configuraciones CMOS desde EEPROM. El sistema recuperará en el estado previo.



Protección por Corriente Excesivo

La protección por corriente excesiva es muy popular en la placa con cambiabile suministro eléctrico ATX 3.3V/5V/12V. Todavía, los CPUs de nueva generación necesitará una diferente voltaje (como 2.0V) transferido desde 5V a la voltaje del CPU, así haciendo la protección por corriente excesiva inútil. Esta placa madre provee uno cambiabile regulador onboard para soportar la protección del CPU por excesivo suministro eléctrico. Así además de 3.3V/5V/12V suministro, se provee el completo alcance de protección por corriente excesiva.

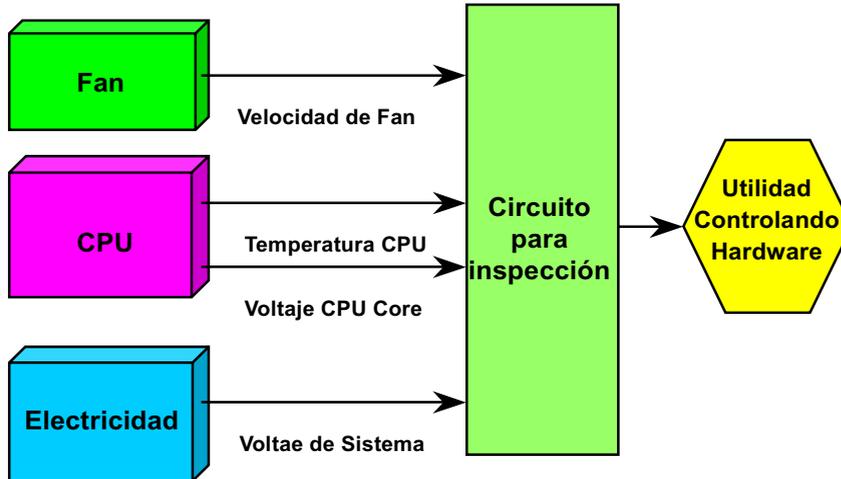




Nota: Aunque la placa de Aopen provee esta protección circuito para impedir los teórico errores, se existen posibilidades que CPU, memory, HDD, add-on tarjetas instalado en esta placa madre serán dañado por fracaso de componente, humano error en operación o otro razón desconocido. **AOpen no puede garantizar que el circuito de protección funcionará correctamente para siempre.**

Controlando Hardware

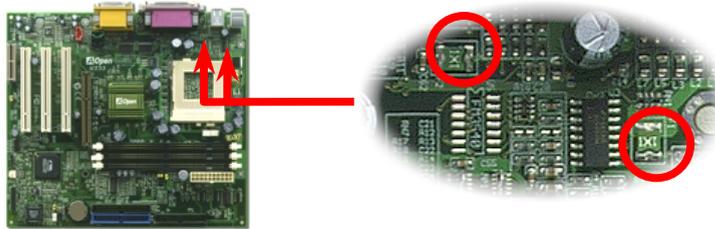
Esta placa madre provee un mecanismo controlando el hardware. Cuando encender el sistema, este elegante diseño comenzará en controlar la voltaje, y el estado de fan y la temperatura del CPU. Si alguno de los estados está anormal, hay una alarma a través de [Hardware Monitoring Utilidad](#) de Aopen para avisar los usuarios.



Fusible Reversible

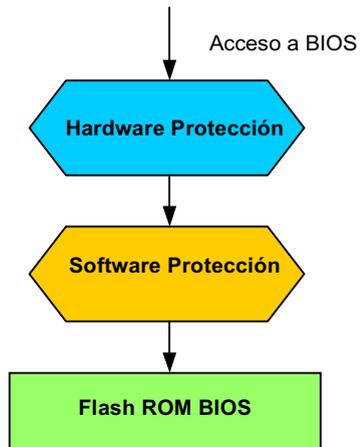
La tradicional placa madre provee los fusibles para proteger teclado y [USB](#) puerto del excesivo electricidad o cortocircuito. Estos fusibles son soldado onboard. Cuando se rompe el fusible (protegiendo la placa madre), no se puede revertir y no se rehabilita la placa madre.

Por los caro fusibles reversible, esta placa madre puede rehabilitarse después que el fusible ha hecho su trabajo de guardia.



Protección de BIOS Write (Escribir a BIOS)

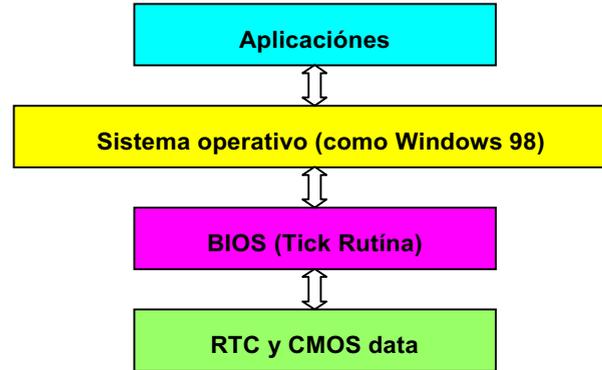
Recientemente, muchos virus ha habido encontrado, destruyendo bios código y área de datos. Esta placa madre provee dos capas de firewall(Pared de Protección) para proteger en contra de escribir no autorizado a BIOS. Uno es hardware y el otro es [software](#).



Año 2000 (Y2K)

Y2K es esencialmente una problema en identificación de código de año. Para ahorrar el espacio de almacenar, tradicional software usa solo dos dígitos para identificación del año. Por ejemplo, 98 es para 1998 ,y 99 es para 1999. Sin embargo, 00 será para 1900 y 2000. Éste presenta la problema.

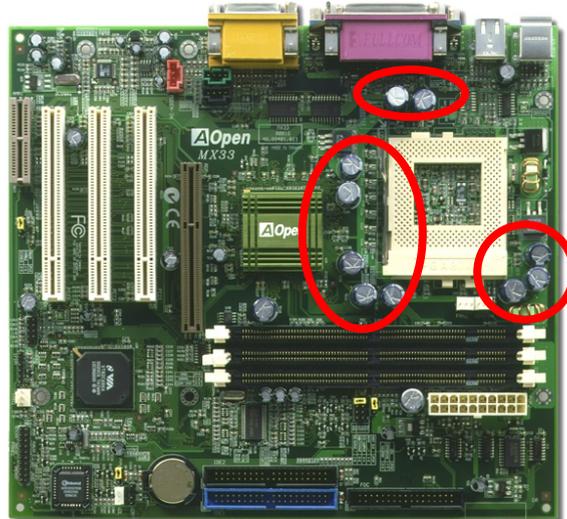
Hay un circuito RTC (Real Time Clock) que conectar CMOS RAM de datos 128 bytes en el chipset de la placa madre. El RTC tiene dos dígitos y el CMOS tiene otros dos dígitos. La proplema es que este circuito actúa como 1997 → 1998 → 1999 → 1900. Es decir, es la problema de Y2K. La diagrama más debajo presenta cómo las programas trabajan con los OS, BIOS y RTC. Para mantener mejor compatibilidad dentro de industria de PC, hay un regla que las programas de aplicaciones debe acceder el OS para conseguir alguno servicio, y el OS debe acceder el BIOS, y entonces solo BIOS es permitido a acceder el hardware (RTC) directamente.



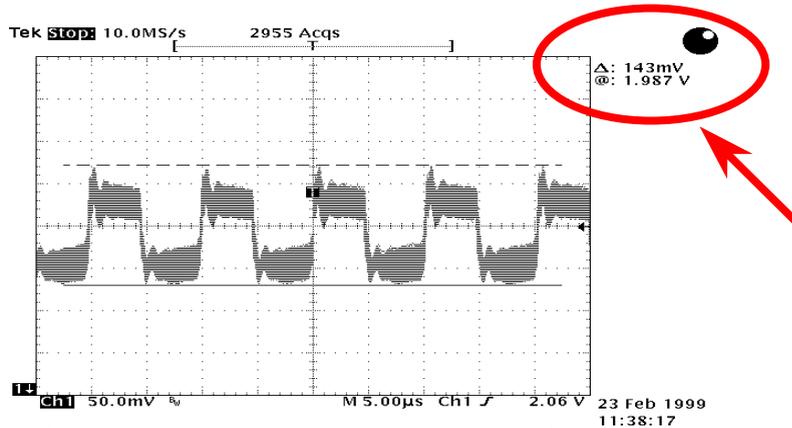
Hay una Tick Rutina (que sigue cada 50m sec) en BIOS para mantener registro de la información de las fecha/hora. Generalmente, esta Tick Rutina no pone al día del CMOS todas las veces porque el CMOS es un dispositivo muy lento, que disminuye la realización del sistema. Esta Tick Rutina de AOpen BIOS provee 4 dígitos para codificar los años, todo el tiempo que las Aplicaciones y el sistema operativo sigue la regla para conseguir la información de los fecha/hora. Hay no problema de Y2K (tal como programa de prueba de NSTL) en la Placa de AOpen. Todavía ,es incorrecto que alguna programa de prueba (tal como Checkit 98) accede RTC/CMOS directamente. **Esta placa madre mantiene La comprobación de Y2K del hardware y La protección para operación sin peligro.**

Capacitor de Bajo ESR

La calidad de capacitor de bajo ESR (Bajo Resistencia de Equivalent Series) en operación de alto frecuencia es muy importante para el estable suministro eléctrico del CPU. La localización de los capacitores es todavía conocimientos que consta de experiencia y calculo preciso.

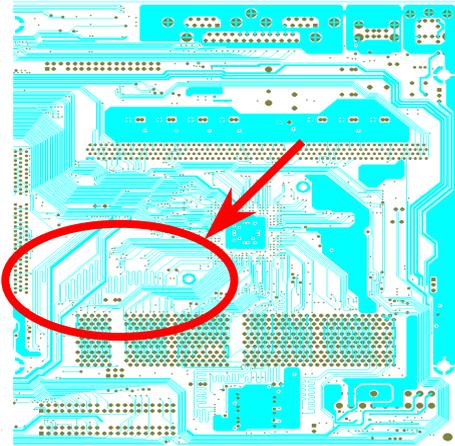


El circuito para la voltaje del CPU core debe ser comprobado para la estable sistema del CPUs de alto velocidad (como el nuevo Pentium III, o CPU para sobrereloj). Una típica voltaje del CPU core es 2.0V. Así uno bueno diseño debe controlar la voltaje entre 1.860V y 2.140V. Es decir, el transitorio debe ser bajo 280mV. Véase la diagrama de cronometraje capturado por alcance de Digital Almacenaje. Se demuestra que la voltaje transitorio está solo 143mv aunque la maximo corriente eléctrica 18A sea aplicado.



Nota: La diagrama es solo un ejemplo, no puede ser el mismo como esta placa madre.

Trazado (Pared de aislamiento de Frecuencia)



Nota: Esta diagrama solo está un ejemplo, no puede ser el mismo como esta placa madre.

En operación de la alta frecuencia, especialmente sobrereloj, el trazado es el muy importante factor para la estable condición de trabajo por chipset y CPU. El trazado de esta placa madre provee un único diseño llamado “ Pared de aislamiento de Frecuencia” que separar cada crítico área de placa en regiones donde cada una de ellas trabaja en una mismo o semejante alcance de frecuencia para evitar “charla sobre” y interferencia de frecuencia entre cada región. Se debe calcular precisamente el largo de rastro y la ruta. Por ejemplo, rastros de reloj debe ser igualado en largo (no necesita ser lo más corto posible) para que se controlará el prejuicio de reloj dentro de unos pocos pico segundos ($1/10^{12}$ Sec)

Driver y Utilidad

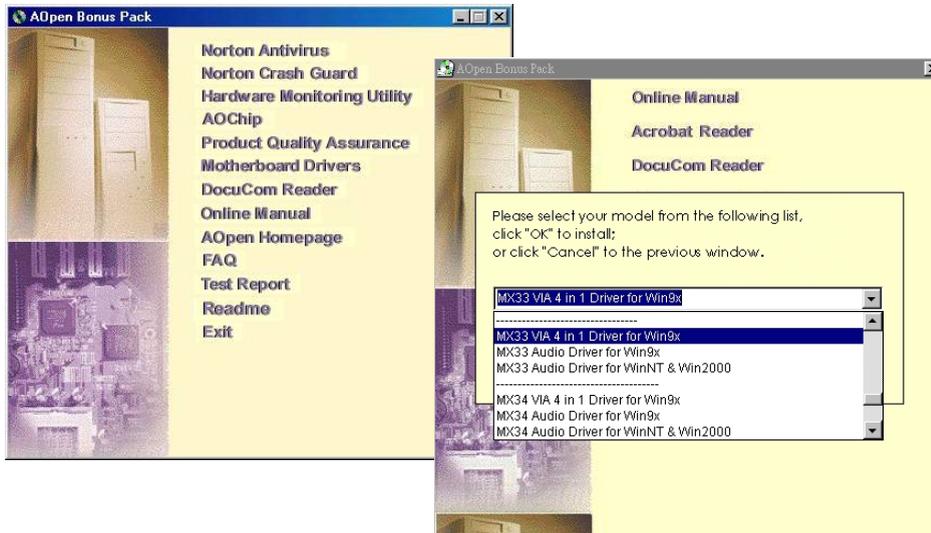
Drivers y utilidades son incluido en [AOpen Primo CD disco](#) para esta placa madre. No necesita instalar todo de ellos para empezar su sistema. Todavía, después de instalación de hardware, debe instalar su sistema operativo primeramente (como Windows 98) antes que instala otro drivers o utilidades. Referir el guía de su sistema operativo para instalación.



Nota: *Sequir los trámites recomendado abajo para instalar [Windows 95](#) y [Windows 98](#).*

Menú Autorun en CD Disco de Primo

Utilizar el menú Auto-run de Primo CD disco. Elegir los utilidades y drivers y el nombre de modelo.



Instalar Windows 95

1. Primero, instalar el tarjeta [AGP](#) antes de algunos otros para añadir.
2. Instalar Windows 95 OSR2 v2.1, versión 1212 o 1214 y más reciente con soporte de USB. Si no, debe instalar USBSUPP.EXE.
3. Instalar el [VIA 4 in 1 driver](#), que incluye VIA AGP Vxd driver, IRQ driver de carretera, y la programa de registro de función de VIA chipset.
4. Por fin, Instalar otro tarjeta para añadir y los drivers.

Instalar Windows 98

1. Primero, instalar tarjeta [AGP](#) antes de algunas otras para añadir.
2. Capacitar el controlador USB en BIOS Setup > Integrated Peripherals > [USB OnChip](#), activando BIOS para completo control de tarea de IRQ.
3. Instalar Window 98 en su sistema.
4. Instalar el [VIA 4 in 1 driver](#) que incluye VIA AGP Vxd driver, IRQ driver de carretera, y la programa de registro de función de VIA chipset.
5. Por fin, instalar otras tarjetas para añadir y las drivers.

Instalar Windows 98 SE & Windows 2000

Si se usa Windows® 98 Second Edition o Windows2000, no se instala el 4-in-1 driver porque el driver de IRQ Driver de carretera y el ACPI Registro son ya incorporado en el sistema operativo. Usuarios de Windows® 98 SE puede poner al día el Busmáster IDE y drivers AGP por instalar los drivers respectivamente.

Referir [VIA Technologies Inc.](http://www.via.com) para último versión de driver 4 in :

<http://www.via.com/>

<http://www.via.com/drivers/4in1420.exe>

Instalar Driver VIA 4 in 1

Puede instalar el driver VIA 4 in 1 ([IDE Bus máster](#), VIA [AGP](#), Driver IRQ de carretera, VIA Registro) desde menú de auto-run de CD disco de Paquete Primo.

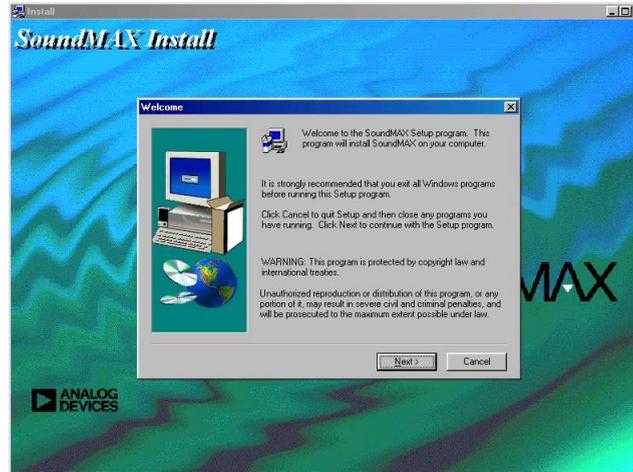


Nota: Instalación de BusMáster IDE causó falta de Suspend to Hard Drive.

Aviso: Si se quita el driver VIA AGP Vxd, debe quitar el driver de tarjeta AGP primero. Si no, la pantalla se puede hacer negro en rearrancarse después de quitar.

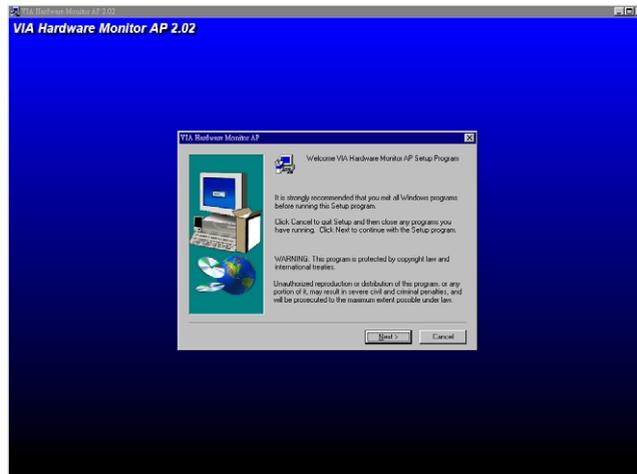
Instalar Driver de Sonido Onboard

Esta placa madre provee AD 1885 [AC97 CODEC](#). El controlador de sonido es establecido en Sur Puente de VIA chipset. Puede encontrar el Driver de audio desde el menú auto-run de CD Disco de Primo Paquete.



Instalar Utilidad de controlando Hardware

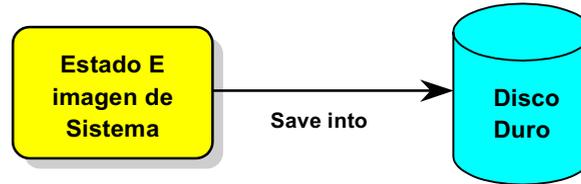
Puede instalar la utilidad de controlando hardware para controlar temperatura CPU, fans y la voltaje de el sistema. Esta función de control es automaticamente establecido por el BIOS y utilidad software, no se necesita instalación de el hardware.



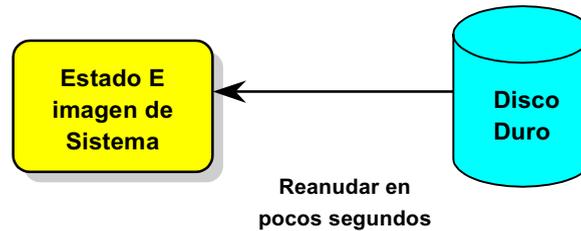
ACPI Suspend a Disco Duro

[ACPI](#) Suspend to Hard Drive (Suspend a Disco Duro) es fundamentalmente controlado por Sistema Windows. Se Guarda su current work (sistema status, memory y screen image) en disco duro, y entonces el sistema puede ser apagado totalmente. Pues, cuando se encende el suministro, puede reanudar el trabajo original directamente desde el disco duro al instante en saltar los tramites de rearrancar Windows. Si su memoria instalado es 64MB, se reserve al menos 64MB en el HDD para guardar su imagenes en las memorias.

En Modo de Suspender:



Cuando Reanudando Suministro:



Requisito del Sistema

1. **AOZVHDD.EXE 1.30b** o más reciente.
2. Borrar **config.sys** y **autoexec.bat**.

Fresco instalación de Windows 98 en un nuevo sistema

1. Ejecutar "**Setup.exe /p j**" para instalar Windows 98
2. Después que Windows 98's instalación es completo, entrar **Control Panel > Power Management**.
 - a. Establecer **Power Schemes > Sistema Standby** to "Never".
 - b. Haga clic a "Hibernate" y elegir "Enable Hibernate Support" entonces "Apply".
 - c. Haga clic al "Advanced" tab, se verá "Hibernate" en "Power Buttons". Recuerde que esta opción solo puede ser sido después paso b mencionado sobre ha estado completado, Si no, solo verase "Standby" y "Shutdown" . Elegir "Hibernate" y "Apply".
3. Rearrancar en el DOS y ejecutar AOZVHDD utilidad.
 - a. Si se establece el todo disco para sistema Win 98 (FAT16 o FAT 32), Ejecutar "**aozvhd /c /file**". Recuerde que se reserve bastante espacio libre en el disco, p.eg. si se establece 64 MB DRAM y 16 MB VGA tarjeta, se necesita al menos 80 MB espacio libre para sistema. La utilidad localizó el espacio automáticamente.

b. Si se asigna la específico división para Win 98, ejecutar "**aozvhd /c /partition**". Desde luego, el sistema necesita una división libre antes de formatear.

4. Rearrancar sistema.

5. Ahora se ha establecido ACPI Suspend to-Hard Drive. Presionar "**Start > Shut Down > Standby**". Entonces se hace la pantalla apagado en un instante. Dentro de un minuto o menos el sistema guardará todos datos de las memorias em el disco duro. Cuanto más grande es el memoria, más durará el guardar.

Cambiar modo desde APM to ACPI (Windows 98 sólo)

1. Ejecutar "Regedit.exe"

- a. Tomar la ruta siguiente

HLA TECLA_LOCAL_MACHINE

SOFTWARE

MICROSOFT

WINDOWS

CURRENT VERSION

DETECT

- b. elegir "ADD Binary" y nombrarlo como "**ACPIOPCIÓN**".
 - c. Haga clic y elegir Modify, Agregar "01" después "0000" para exponer "0000 01".
 - d. Guardar el cambio.
2. elegir "Add New Hardware" debajo de Control Panel. Permite Windows 98 buscar nuevo hardware. (Encontrará "**ACPI BIOS**" y guitará "**Plug y Play BIOS**")
 3. Rearranca el sistema.
 4. Entrar DOS y ejecutar "AOZVHDD.EXE /C /File"

Cambiar modo desde ACPI to APM

1. Ejecutar "Regedit.exe"
 - a. Tomar la ruta siguiente
HLA TECLA_LOCAL_MACHINE
SOFTWARE
MICROSOFT
WINDOWS
CURRENT VERSION
DETECT
ACPI OPCIÓN
 - b. Haga clic y elegir "Modificar, cambiar "01" a "02" para exponer "0000 02".

 **Coejo:**
"02" significa que Windows 98 es reconocido por ACPI pero el API función es dejado.

- c. Guardar cambios.

2. Elegir "Add New Hardware" debajo de Control Panel. Permite Windows 98 buscar nuevo hardware. (encontrará "**Plug y Play BIOS**" y guitará "**ACPI BIOS**")
3. Rarrancar el sistema.
4. Ejecutar "Add New Hardware" otra vez y encontrará "Advanced Power Management Resource".
5. Haga clic "OK".



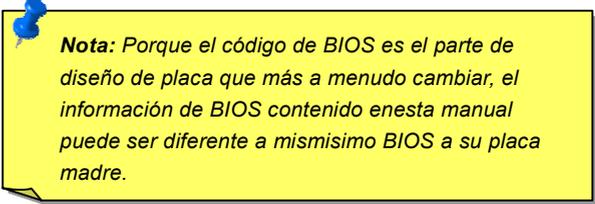
Consejo: Actualmente encontrábamos que tarjetaATI 3D Rage Pro AGP soportó ACPI suspend to disk. Referir AOpen sitio web para más reciente pesa al día.



Nota: Porque el código de BIOS es el parte de diseño de placa que más a menudo cambiar, el información de BIOS contenido enesta manual puede ser diferente a mismisimo BIOS a su placa madre.

AWARD BIOS

Los Parámetros del Sistema puede ser modificado por entrar el menú de [BIOS Setup](#). Este menú permitelo configurar los parámetros del sistema y guardar la configuración en el 128 byte CMOS, (normalmente en el RTC chip o en el chipset principal). [Para entrar menú de BIOS setup](#) apetar cuando pantalla [POST \(Power-On Self Test\)](#) es mostrado en su monitor.

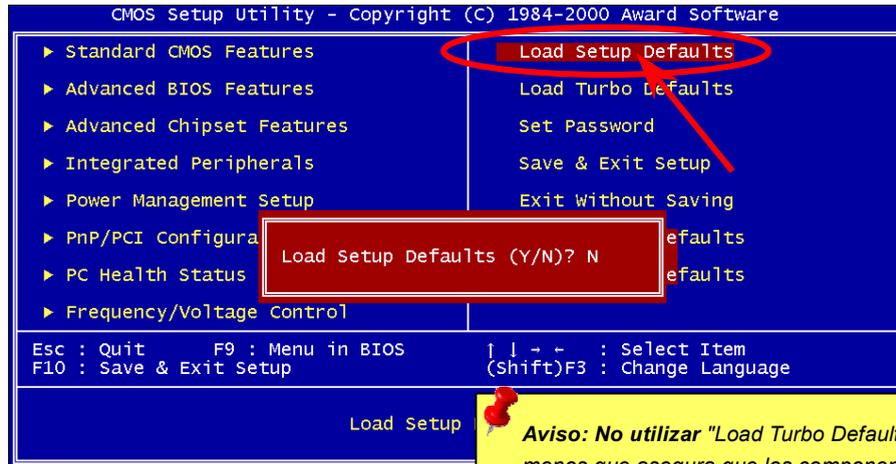


Nota: *Porque el código de BIOS es el parte de diseño de placa que más a menudo cambiar, el información de BIOS contenido en esta manual puede ser diferente a mismísimo BIOS a su placa madre.*

Entrar Configuración de BIOS (BIOS Setup)

 Del

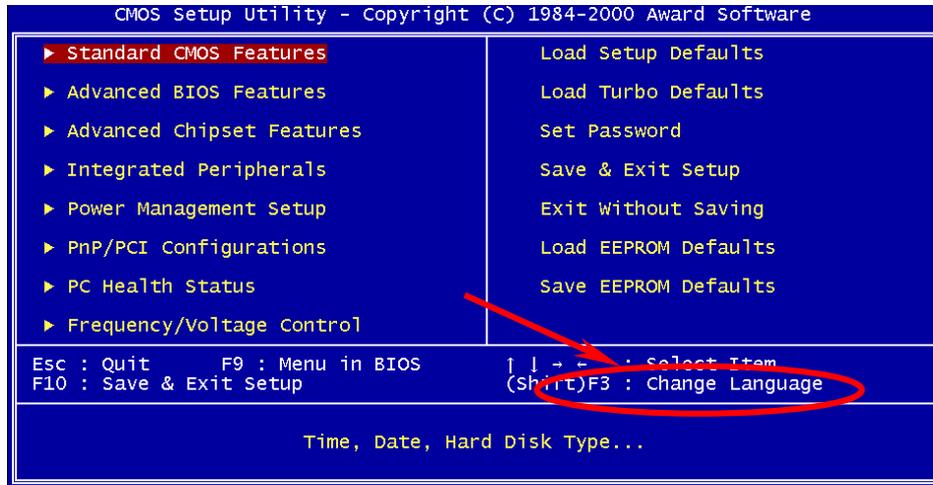
Después que se han terminado los configuración de los jumpers y se han conectado los cables correctamente, comenzar sistema y entrar el BIOS Setup, presionar durante POST (Power-On Self Test). Elegir "Load Setup Defaults" para opcional realización recomendado.



Cambiar el Idioma (Change Language)

 F3

Puede cambiar el idioma por presionar <F3>. Por causa de espacio disponible desde el BIOS, los idiomas disponible son el inglés, el alemán, el japonés y el chino.



Estandar CMOS Setup de Características

PgUp

El "Standard CMOS Features Setup" (Configuración de estandar CMOS) configura los básico parámetros de sistema como fecha, hora, y el tipo de Disco Duro. Usar las teclas de flecha para subrayar artículo y <PgUp> o <PgDn> para elegir el valer de cada artículo.

PgDn

```

CMOS Setup Utility - Copyright (C) 1984-2000 Award Software
Standard CMOS Features

Date (mm:dd:yy)      Wed, Jul 12 2000
Time (hh:mm:ss)     17 : 4 : 43

▶ IDE Primary Master
▶ IDE Primary Slave
▶ IDE Secondary Master
▶ IDE Secondary Slave

Drive A              1.44M, 3.5 in.
Drive B              None

Video               EGA/VGA
Halt On              All Errors

Base Memory          640K
Extended Memory     63488K
Total Memory         64512K

Item Help
Menu Level ▶
Change the day, month,
year and century

| | --:Move  Enter:Select  +/-/PU/PD:Value  F10:Save  ESC:Exit  F1:General Help
F3:Language F5:Previous Values F6:Setup Defaults F7:Turbo Defaults
  
```



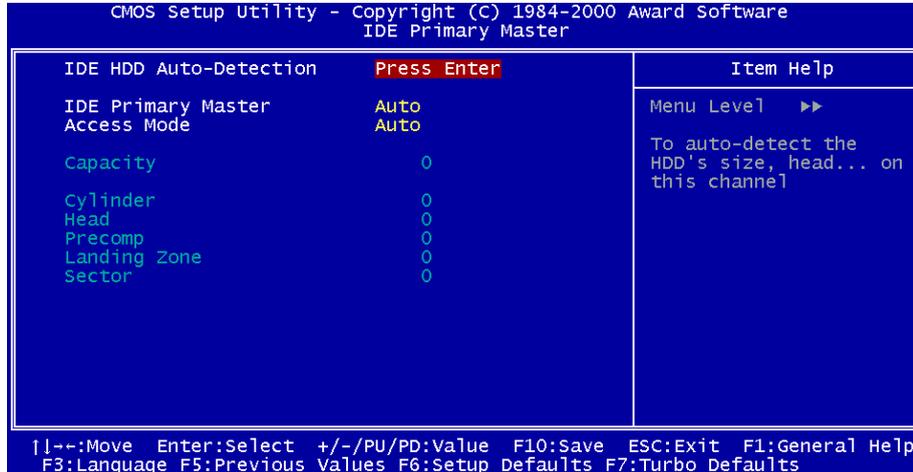
Estandar CMOS > la fecha

Para establecer el parámetro de la fecha, subrayar el parámetro de fecha. Presionar <PgUp> o <PgDn> para establecer la fecha actual. El formato de fecha es el mes, la fecha, y el año.

Estandar CMOS > la hora

Para establecer la hora, subrayar el parámetro de la hora. Presionar <PgUp> o <PgDn> para establecer la hora actual en el formato: hora, minuto, y segunda. La hora es basado en reloj militar de 24 horas.

Estandar CMOS > IDE HDD Auto-Detection (Auto Identificación)



IDE HDD Auto Detection

Este artículo (IDE HDD Auto Detection) establece el tamaño de HDD's , cabeza... en este medio.

Estandar CMOS > IDE Primary Máster/Slave & IDE Secondary Máster/Slave

IDE Primary & Slave Máster/Slave

Auto (Default)
Manual
None

Para "Manual" de este artículo, se necesita rellenar todo siguientes compos, como Acceso Modo , Capacidad, Cilindro, Cabeza, Precomp, Landing zona y Sector. Para valer "Auto" , establecer solo "Acceso Modo" , todos otros quedan "0". Cuando se inicia el sistema, el sistema identificará el Disco Duro y configurará automáticamente. "None" significa dispositivo en el medio.

Estandar CMOS > IDE Primary Máster/Slave & IDE Secondary Máster/Slave > Access Modo

Access Modo

Auto (Default)
CHS
LBA
Large

Las características aumentado de IDE permiten el sistema usar un Disco Duro a la capacidad más 528MB. Este función es hecho a través del modo de traducción de Logical Block Address (LBA). Consideran el LBA como la estandar característica de IDE Disco Duro actualmente en venta a causa de las capacidad para soportar una capacidad más grande que 528MB. Notar que si un HDD es formateado con LBA capacitado, no puede arrancar con LBA dejado.

Consejo: Para usar un Disco Duro de IDE, Se recomienda que usa el valer "[Auto](#)" para entrar especificaciones de unidad automáticamente.

Estandar CMOS > Drive A/Drive B**Drive A/Drive B**

None

360KB 5.25"

1.2MB 5.25"

720KB 3.5"

1.44MB 3.5" (Default)

2.88MB 3.5"

Estos artículos están para el tipo de unidad de floppy . Las opciones soportado por la placa madre son puesto a la izquierda.

Estandar CMOS > Video**Video**

EGA/VGA (Default)

CGA40

CGA80

Mono

Este artículo especifica el tipo de la tarjeta de video en uso. El valor predeterminado es VGA/EGA. Porque se usa solo VGA en los PCs en venta, esta función es así inútil y podrá ser dejado .

Estandar CMOS > Halt On (Pararse)**Halt On**

No Errors

All Errors
(Default)

All, But Teclado

All, But Diskette

All, But Disk/La
tecla

Este parámetro (Halt On) capacita el control en las paradas de sistema en caso de Power-On Self Test ([POST](#)) error.

Configuración de Avanzado Caracteristicos de BIOS

Para entrar " Advanced BIOS Featurs Setup", esta pantalla se ve cuando se elige la opción "BIOS Features Setup" desde el principal menu.

```

CMOS Setup Utility - Copyright (C) 1984-2000 Award Software
Advanced BIOS Features

Virus Warning                Disabled
CPU Internal Cache           Enabled
External Cache               Enabled
CPU L2 Cache ECC Checking    Enabled
Processor Number Feature     Enabled
Quick Power On Self Test     Enabled
First Boot device             CDROM
Second Boot device            A:
Third Boot device             C:
Boot other device             Enabled
Swap Floppy Drive            Disabled
Boot Up Floppy Seek          Disabled
Boot Up NumLock Status       Off
Typematic Rate Setting       Disabled
x Typematic Rate (Chars/Sec) 6
x Typematic Delay (Msec)     250
Security Option               Setup
OS Select For DRAM > 64MB    Non-OS2
Show Logo On Screen          Enabled

Item Help
Menu Level1  ►
Allows you to choose
the VIRUS warning
feature for IDE Hard
Disk boot sector
protection. If this
function is enabled
and someone attempt to
write data into this
area, BIOS will show a
warning message on
screen and alarm beep

| |←→:Move  Enter:Select  +/-/PU/PD:Value  F10:Save  ESC:Exit  F1:General Help
F3:Language  F5:Previous Values  F6:Setup Defaults  F7:Turbo Defaults

```

Advanced BIOS Features > Virus Warning (Aviso por Virus)

Virus Warning

Enabled

Disabled (Default)

Para establecer este artículo (Aviso por Virus), elegir "Enabled" a capacitar el aviso, o "Disabled" para dejar mensaje. Este artículo protege el sector de arrancar y mesa de devición en el Disco Duro en contra de virus. Alguno intento en arrancar para escribir en sector de arrancar parará el sistema y el aviso se presentara en la pantalla. Ejecutar una anti-virus programa para localizar la problema.

! AVISO !

Disk Boot Sector is to be modified

Type "Y" to accept write, o "N" to abort write

Award Software, Inc.

Advanced BIOS Features > Internal Cache (Cache Interno)

Internal Cache

Enabled (Default)

Disabled

“Enabled” para capacitar el CPU L1 cache. “Disabled” para dejarlo y retardar el sistema. Se recomienda que quedalo “enabled” a menos que está deshaciendo la problema.

Advanced BIOS Features > External Cache (Cache Externo)

External Cache

Enabled (Default)

Disabled

“Enabled” para capacitar el CPU L2 cache. “Disabled” para dejarlo y retardar el sistema. Se recomienda que quedalo “enabled” a menos que está deshaciendo la problema.

Advanced BIOS Features>CPU L2 Cache ECC Checking(Inspección)

CPU L2 Cache ECC Checking

Enabled (Default)

Disabled

Este artículo capacita o deja inspección de L2 Cache [ECC](#) .

Advanced BIOS Features > Processor Number Feature

**Processor Number
Feature**

Enabled (Default)

Disabled

Este artículo capacita o deja la utilización de característico de número del Pentium III CPU.

Advanced BIOS Features>Quick Power On Self Test (Acelerar POST)

**Quick Power on
Self-test**

Enable (Default)

Disabled

“Enabled” para acelerar [POST](#) por omitir su algunos artículos ejecutado en normal caso.

Advanced BIOS Features > First/Second/Third Boot Device

Boot Device

A (Second Boot Device Default);
LS-120; C (Third Boot Device Default);
SCSI; CDROM(First Boot Device Default);
D; E; F; ZIP; LAN;
Disable

Estos parámetros especifica el sucesión de buscar para arrancar el sistema. Los lds de Disco Duro se pone abajo:

C: Primary máster (Amo Primario)

D: Primary slave (Esclavo Primario)

E: Secondary máster (Amo secundario)

F: Secondary slave (Esclavo Secundario)

Zip: IOMEGA ZIP Drive (Unidad para IOMEGA ZIP)

Advanced BIOS Features>Boot other device (Arrancar otro dispositivo)

Boot other device

Enabled (Default)
Disabled

Este artículo permite el sistema arrancarse desde otro dispositivo capaz de arrancarse.

Advanced BIOS Features > Swap Floppy Drive (Canjear Floppy Drive)

Swap Floppy Drive

Enabled

Disabled (Default)

“Enabled” para capacitar esta función a conjear floppy drives. Por ejemplo, si se han establecido dos floppy drives (A y B), se puede configurar primero drive como drive B y el segundo drive como drive A o vice-versa.

Advanced BIOS Features > Boot Up Floppy Seek (Buscar Floppy)

**Boot Up Floppy
Seek**

Enabled

Disabled (Default)

Este artículo capacita el sistema identificar el floppy de las pistas 40 o de las pistas e80 .

Advanced BIOS Features > Boot Up NumLock Status

**Boot Up NumLock
Status**

On

Off (Default)

“On” para capacitar el numérico función de la numérico téclapad. “Off” para dejar la función y todavía canjear la téclapad para cursor control.

Advanced BIOS Feature > Typematic Razón Setting

Typematic Razón Setting

Enabled

Disabled (Default)

Este artículo capacita(enable) o deja (disable) del controlador del teclado para repetir la carrera de la tecla en el razón. Cuando es capacitado , el typematic razón y typematic delay se establecen.

Advanced BIOS Feature>Typematic Razón (Typematic rate)(Chars/Sec)

Typematic Razón

6 (Default); 8; 10; 12;

15; 20; 24; 30

Este artículo especifica el razón cuándo carácter por cada carrera de la tecla.

Advanced BIOS Feature > Typematic Delay (Typematic tardar)(Msec)

Typematic Delay

250 (Default); 500;

750; 1000

Este artículo especifica el razón de tardar de la cada carrera para antes de comienzo de otro carrera.

Advanced BIOS Features > Security Option (Opción de seguridad)

Security Option

Setup (Default)

Sistema

“**Sistema**” para limitar acceso a ambos arrancar sistema y BIOS setup. Así, necesitase entrar su contraseña en el prompt en la pantalla para arrancar su sistema cada vez.

“**Setup**” para limitar acceso solo a BIOS setup.

Para dejar “Security option”, elegir Password Setting from el menú principal, sólo presionar <Enter> pero no entrar nada.

Advanced BIOS Features > OS Select For DRAM > 64MB

OS Select For DRAM > 64MB

OS2

Non-OS2 (Default)

Puede elegir “OS/2 solo” si se ejecuta sistema operativo OS/2 con las memorias más que 64MB.

Advanced BIOS Features > Show Logo On Screen (Demostrar logotipo)**Show Logo On
Screen**

Enabled (Default)

Disabled

“Enabled” para capacitar este parámetro que se demuestra el AOpen logotipo en la pantalla [POST](#) . “Disabled” para dejar la función.

Configurar Avanzado Caracteristicos de Chipset

El "Advanced Chipset Features Setup" incluye configuraciones de caracteristicos de chipset. Todos están relacionado con realización de sistema.

CMOS Setup Utility - Copyright (C) 1984-2000 Award Software
Advanced Chipset Features

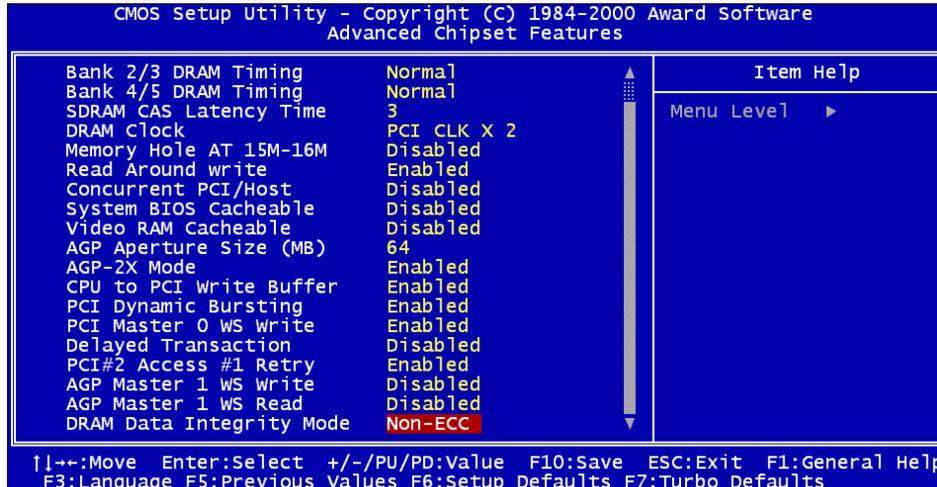
Bank 0/1 DRAM Timing	Normal
Bank 2/3 DRAM Timing	Normal
Bank 4/5 DRAM Timing	Normal
SDRAM CAS Latency Time	3
DRAM Clock	PCI CLK X 2
Memory Hole AT 15M-16M	Disabled
Read Around write	Enabled
Concurrent PCI/Host	Disabled
System BIOS Cacheable	Disabled
Video RAM Cacheable	Disabled
AGP Aperture Size (MB)	64
AGP-2X Mode	Enabled
CPU to PCI Write Buffer	Enabled
PCI Dynamic Bursting	Enabled
PCI Master 0 WS Write	Enabled
Delayed Transaction	Disabled
PCI#2 Access #1 Retry	Enabled
AGP Master 1 WS Write	Disabled
AGP Master 1 WS Read	Disabled

Item Help
Menu Level ▶

Aviso: Asegurar que se entienden los artículos en el menú antes que se cambian alguno uno. Puede cambiar los parámetros para mejorar las realizaciones de sistema. Todavía, si no las nueva parámetros están compatible con su sistema, el sistema llegará a ser inestable.

↑|←:Move Enter:Select +/-/PU/PD:Valu
F3:Language F5:Previous Values F6:Setup

Esta página es la más baja mitad de Advanced Chipset Features submenú.



Advanced Chipset Features > Bank 0/1, 2/3, 4/5 DRAM Timing (Cronometraje de DRAM)

**Bank 0/1, 2/3, 4/5
DRAM Timing**

SDRAM 10ns

SDRAM 8ns

Normal (Default)

Medium

Fast

Turbo

Este artículo controla el punto de cronometraje para pegar los datos de SDRAM. Se recomienda que quedarse los valores predeterminado.

Advanced Chipset Features > SDRAM CAS Latency Time (Latente tiempo)

**SDRAM CAS Latency
Time**

2 (Default)

3

Este artículo controla el latente tiempo entre SDRAM read comando y el tiempo que los datos actualmente llegar disponible. Si su sistema está inestable, puede cambiar el valer 2 a 3.

Advanced Chipset Features > DRAM Clock (Reloj de DRAM)

DRAM Clock

PCI CLK x 2 (Default)

PCI CLK x 3

PCI CLK x 4 (Only for FSB=100 o 133)

Este artículo permito elegir el reloj de trabajo de DRAM como PCI CLK x 2, PCI CLK x 3 o PCI CLK x 4.

PCI Reloj = CPU FSB Reloj / Reloj Ratio

CPU FSB (MHz)	PCI Reloj (MHz)	Valor de BIOS	DRAM Reloj (MHz)
66	33	PCI CLK x 2	66
		PCI CLK x 3	100
100	33	PCI CLK x 2	66
		PCI CLK x 3	100
		PCI CLK x 4	133
133	33	PCI CLK x 2	66
		PCI CLK x 3	100
		PCI CLK x 4	133

Advanced Chipset Features > Memory Hole At 15M-16M (Memoria reservado)

Memory Hole At 15M-16M

Enabled

Disabled (Default)

“Enabled” para capacita el reserva de 15M-16M de memoria de sistema especial tarjeta ISA. El chipset accede código/dato de las áreas desde ISA bus directamente. Normalmente, estas áreas están reservado para tarjeta I/O planeado para memoria.

Advanced Chipset Features > Read Around Write (Óptimo configuración de SDRAM por leer alrededor de escribir)

Read Around Write

Enabled

Disabled (Default)

Se recomienda que mantene el valor predeterminado (default) para compatibilidad de SDRAM.

Advanced Chipset Features > Concurrent PCI/Host (PCI/Host mismo tiempo)

Concurrent PCI/Host

Enabled

Disabled (Default)

Este artículo capacita (enable) o deja (disable) la función de PCI a Host mismo tiempo.

Advanced Chipset Features > System BIOS Cacheable

<u>System</u>	<u>BIOS</u>
<u>cacheable</u>	
Enabled	
Disabled (Default)	

“Enabled” para capacitar leer los datos en F0000h de memoria de sistema a memoria cache y vice versa. El leer desde el BIOS ROM a RAM de sistema mejorará la realización de sistema.

Advanced Chipset Features > Video RAM Cacheable

<u>Video</u>	<u>RAM</u>
<u>Cacheable</u>	
Enabled	
Disabled (Default)	

“Enabled” para capacitar leer el video BIOS a cache memoria, mejorando la realización de sistema. Todavía, si otro programa es escrito a esta área de memoria, se ocurrirá el error en sistema.

Advanced Chipset Features > AGP Aperture Size (MB)

<u>AGP</u>	<u>Aperture</u>	<u>Size</u>
<u>(MB)</u>		
4;	8;	16;
32;	64(Default);
128		

Este artículo especifica el tamaño de la rendija (aperture) en la sistema memoria. Esta rendija es dedicado a [Acelerado Graphic Puerto \(AGP\)](#).

Advanced Chipset Features > AGP-2X Modo

AGP-2X Modo

Enabled (Default)

Disabled

Si se soporta la tarjeta AGP 2x, elegir "Enabled" (capacitar); si no., elegir "Disabled".

Advanced Chipset Features > CPU To PCI Write Buffer

CPU to PCI Write Buffer

Enabled (Default)

Disabled

Este artículo capacita o deja el CPU to PCI write buffer. Buffer es la memoria intermedia

Advanced Chipset Features > PCI Dynamic Bursting

PCI Dynamic Bursting

Enabled (Default)

Disabled

Si se capacita el PCI dynamic bursting (reventar), se capacita reventar transferencia de datos.

Advanced Chipset Features > PCI Máster 0 WS Write**PCI Máster 0 WS Write**

Enabled (Default)

Disabled

“Enabled” para capacita escribir to PCI Bus con cero estado de espera (0 wait state).

Advanced Chipset Features > Delayed Transaction**Delayed Transaction**

Enabled

Disabled (Default)

“Enabled” para capacitar transacción demorado (delayed transaction). El sistema pega la transferencia de señal entre PCI y ISA.

Advanced Chipset Features > PCI#2 Access #1 Retry

**PCI#2 Access #1
Retry**

Enabled (Default)
Disabled

Este artículo capacita o deja el sistema para PCI#2 a enviar nuevo señal a PCI#1 para parar transferencia de los datos.

Advanced Chipset Features > AGP Máster 1 WS Write

**AGP Máster 1 WS
Write**

Enabled
Disabled (Default)

“Enabled” para [AGP](#) a escribir los datos de textura a memoria principal directamente.

Advanced Chipset Features > AGP Máster 1 WS Read

**AGP Máster 1 WS
Read**

Enabled
Disabled (Default)

“Enabled” para [AGP](#) a leer los datos de textura a memoria principal directamente.

Advanced Chipset Features > DRAM Data Integrity Modo

**DRAM Data Integrity
Modo**

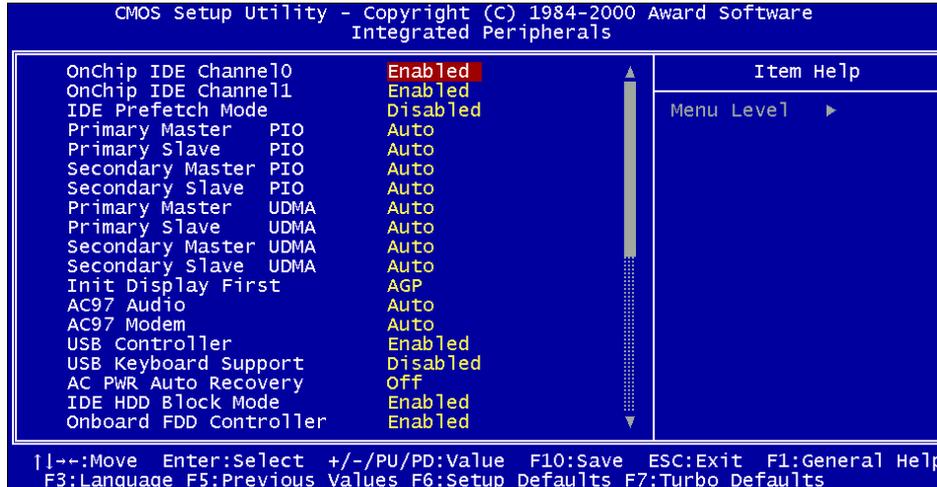
NON-ECC (Default)

ECC

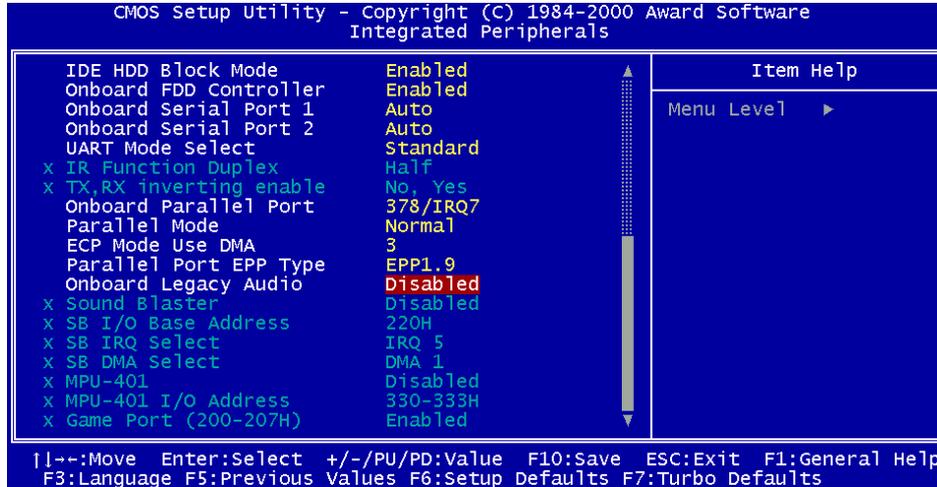
Este artículo capacita o deja DRAM [ECC](#) función para DRAM de modo ECC (error correcting code) que puede identificar doble bit error y automáticamente corregir único bit error.

Periféricos Integrados (Integrated Peripherals)

Esta pantalla se presenta si eleges opción "Integrated Peripherals" desde menú principal. Esta opción permitelo configurar los característicos de I/O.



Esta página está la más bajo mitad de "Integrated peripherals" submenú.



Integrated Peripherals > OnChip IDE 0/1 Channel

<u>OnChip IDE 0/1Channel</u>

Enabled (Default)

Disabled

Este parámetro capacita o deja dispositivos IDE conectado al conector IDE primario.

Integrated Peripherals > IDE Prefetch Modo

<u>IDE Prefetch Modo</u>

Enabled

Disabled (Default)

Este artículo capacita o deja modo de IDE preprefetch (ir a buscar) .

Integrated Peripherals > Primary Máster/Slave PIO & Secondary Máster/Slave PIO

Primary Máster/Slave & Secondary Máster/Slave PIO

Auto (Default)
Modo 1
Modo 2
Modo 3
Modo 4

“Auto” para capacitar la auto identificación de velocidad de HDD. El modo PIO especifica el razón de transferencia de datos de HDD. Por ejemplo: Razón de modo 0 para 3.3MB/s, modo 1 para 5.2MB/s, modo 2 8.3MB/s, modo 3 11.1MB/s y modo 4 16.6MB/s. Si la realización del Disco Duro llega inestable, puede tomar un modo lento manualmente.

Integrated Peripherals > Primary Máster/Slave UDMA & Secondary Máster/Slave UDMA

Primary Máster/Slave & Secondary Máster/Slave UDMA

Auto (Default)
Disable

Este artículo permite lo a establecer modo [Ultra DMA/33](#) para el Disco Duro IDE.

Integrated Peripherals > Init Display First (Inicializar Pantalla primero)

Init Display First

PCI
AGP (Default)

Si se instala una tarjeta PCI VGA y una tarjeta [AGP](#) al mismo tiempo, este artículo lo permite a establecer o PCI o AGP como VGA primario (initialized VGA).

Integrated Peripherals > AC 97 Audio

AC 97 Audio

Auto (Default)
Disable

Este artículo lo permite a establecer autodetección o dejar el Audio CODEC onboard.

Integrated Peripherals > AC 97 Módem

AC 97 Módem

Auto (Default)
Disable

Este artículo lo permite a establecer modom AC 97. Si se dejalo (disable), no la tarjeta de módem [AMR](#) trabaja correctamente.

Integrated Peripherals > USB Controller

USB Controller

Enabled (Default)

Disable

Este artículo capacita o deja el [USB](#) controlador.

Integrated Peripherals > USB Keyboard Support

USB Keyboard Support

Enabled (Default)

Disable

Este artículo capacita o deja el driver de USB teclado construido dentro de on-board BIOS. Este driver de USB teclado simula comando de legacy teclado y todavía capacita el USB teclado durante POST ,o después arrancar aunque no se estableca un USB driver en el sistema operativo.

Nota: No se puede usar ambos USB driver y USB legacy teclado al mismo tiempo. Dejar "USB Teclado Support" si se instala un USB driver en su sistema operativo.

Integrated Peripherals > AC PWR Auto Recovery

<u>AC</u>	<u>PWR</u>	<u>Auto</u>
<u>Recovery</u>		
On		
Off (Default)		
Former Status		

Un sistema ATX tradicional quedará apagado cuando suministro AC es resumido desde power failure. Tal diseño es incómodo para un network server o workstation que necesita un UPS para mantener dotado. Este artículo capacita el sistema automáticamente a resumir encendido después apagón. Si se elige "Former Status", el sistema resumirá a anterior estado..

Integrated Peripherals > IDE HDD Block Mode

<u>IDE HDD Block Mode</u>
Enabled (Default)
Disabled

Si su disco duro IDE soporta "Block Mode", puede elegir **Enabled** para automática detección de óptimo número de bloque leer/escribir (block read/write) por sector soportado por el disco duro IDE.

Integrated Peripherals > Onboard FDD Controller

<u>Onboard FDD Controller</u>

Enabled (Default)
Disabled

“Enabled” para conectar el unidad de floppy disco a onboard conector de floppy disco en lugar de la tarjeta de controlador separado. Elegir “Disabled” si se usa una tarjeta de controlador separado.

Integrated Peripherals > Onboard Serial Port 1 & Port 2

<u>Onboard Serial Port 1 & Port 2</u>

Auto (Default)
3F8/IRQ4
2F8/IRQ3
3E8/IRQ4
2E8/IRQ3
Disabled

Este parámetro especifica dirección y interrupción (interrupt) para onboard los serie puertos 1 y 2.

Nota: Si está usando la tarjeta de network , asegurar que no IRQs se contradicen.

Integrated Peripherals > UART Mode Select

UART Mode Select

Standard (Default)

HPSIR

ASKIR

Se puede configurar este artículo solo si el "[Onboard Serial Port 2](#)" es capacitado (enabled). Éste especifica el modo de serie puerto 2 (serial Port 2).

Standard (Estandar)

Funcionarse en normal modo. (valer predeterminado).

HPSIR

Permitir la comunicación de infrarrojo serie al maximo razón 115K baud.

SASKIR

Permitir la comunicacion de infrarrojo serie al maximum razón 19.2K baud.

Integrated Peripherals > IR Función Duplex

IR Función Duplex

Half (Default)

Full

Elegir función de duplex de IR (infrarrojo). Normalmente, "full" para lleno duplex (más rápido), porque transferencia de datos bi-direccional al mismo tiempo. "Half" para medio duplex

Integrated Peripherals > RxD, TxD Active

RxD, TxD Active

No, Yes (Default)

Yes, No

Yes, Yes

No, No

Elegir modo de RxD (Recibir Datos) y TxD (Transmitir Datos) para UART. Por ejemplo, IR , módem, etc. Normalmente, se recomienda que mantener valer predeterminado (default) y referir a manual para su dispositivos.

Integrated Peripherals > Onboard paralelo Puerto

Onboard parallel Port

3BC/IRQ7

378/IRQ7 (Default)

278/IRQ5

Disabled

Este parámetro es para especificar de dirección y interrumpir (Interrupt) del onboard paralelo puerto.

Nota: Si se usa una tarjeta I/O separado con el aparalelo puerto, asegura que los dirección y IRQs no se contradicen.

Integrated Peripherals > paralelo Modo

Parallel Mode

Normal (Default)

EPP

ECP

ECP/EPP

Elegir del modo de paralelo puerto . Opciones están: Normal (SPP, Estandar y Bidirection paralelo Puerto), EPP (Enhanced o aumentado paralelo Puerto) y ECP (Extended o prolongado paralelo Puerto).

SPP (Estandar y Bidireccional paralelo Puerto)

SPP is the IBM AT y PS/2 compatible modo.

EPP (Enhanced paralelo Puerto)

EPP aumentar el paralelo puerto por directamente escribir/leer datos a/desde paralelo puerto sin pestillo.

ECP (Extendedparalelo Puerto)

ECP Prolongar el paralelo puerto para DMA y RLE (Run Largo codificado) compresión y decompresión.

Integrated Peripherals > ECP Modo Usa DMA**ECP Mode Use DMA**

3 (Default)

1

Elegir canal de DMA de modo ECP.

Integrated Peripherals >paralelo Puerto en tipo EPP**Parallel Port EPP Type**

EPP1.7

EPP1.9 (Default)

Elegir el protocolo de modo de EPP.

Integrated Peripherals > Onboard Legacy Audio

<u>Onboard</u>	<u>Legacy</u>
<u>Audio</u>	
Enabled (Default)	
Disable	

Capacitar (Enabled) o dejar (Disabled) on-board audio de modo de legacy.

Integrated Peripherals > Sonido Blaster

<u>Sonido Blaster</u>
Enabled
Disabled (Default)

Esta placa madre provee el audio on-chip compatible con Sonido Blaster Pro . Capacitar **(Enabled)** la función debajo de modo DOS.

Integrated Peripherals > SB I/O Base Address

<u>SB I/O Base Address</u>
220H (Default)
240H
260H
280H

Elegir valer para dirección del/O base de onboard audio.

Integrated Peripherals > SB IRQ Select

SB IRQ Select

IRQ 5 (Default)

IRQ 7

IRQ 9

IRQ 10

Elegir valer de IRQ para on-board audio.

Integrated Peripherals > SB DMA Select

SB DMA Select

DMA 0; DMA 1

(Default); DMA 2;

DMA 3

Elegir valer para on-board audio DMA.

Integrated Peripherals > MPU-401

MPU-401

Enabled

Disabled (Default)

Capacitar (Enabled) o dejar (Disabled) función compatible con Puerto MPU-401.

Integrated Peripherals > MPU-401 I/O Address

MPU-401	I/O
Address	
330-333H (Default)	
300-303H	
310-313H	
320-323H	

Elegir dirección I/O de MIDI puerto.

Integrated Peripherals > Game Puerto (200-207H)

Game	Port
(200-207H)	
Enabled (Default)	
Disabled	

Capacitar (Enabled) o dejar (Disabled) la función de puerto para on-board juego.

Gestión del Suministro (Power Management Setup)

Este " Power Management Setup" (Configurar la gestión del suministro) permitelo a controlar la verde características de la placa madre. Ver siguiente pantalla:

```

CMOS Setup Utility - Copyright (C) 1984-2000 Award Software
Power Management Setup

ACPI function          Enabled
▶ PM Timers           Press Enter
PM Control by APM     Yes
Video Off In Suspend  Suspend -> Off
Video Off Method      V/H SYNC+Blank
MODEM Use IRQ        3
Soft-Off by PWR-Button Instant-Off
▶ Wake Up Events      Press Enter

Item Help
Menu Level ▶

[!]+:Move Enter:Select +/-/PU/PD:Value F10:Save ESC:Exit F1:General Help
F3:Language F5:Previous Values F6:Setup Defaults F7:Turbo Defaults
  
```

Power Management > ACPI Función

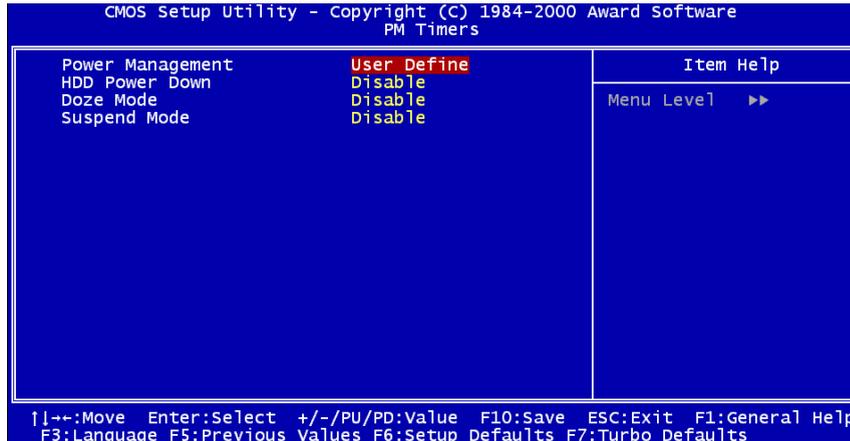
ACPI Función

Enabled (Default)

Disabled

Elegir "Enabled" para un sistema operativo capacitado con ACPI a evitar errores inexperado. Elegir "Disabled" para un modo APM.

Power Management > PM Timers



Power Management > PM Timers > Power Management

Power Management

Max Saving
 Mix Saving
 User Define (Default)
 Disabled

Elegir los modos de ahorrar las energías para su sistema. “Disabled” para apagar las funciones. Elegir “User Define” para establecer específicos parámetros.

Modo	Doze	Suspend
Min Saving	1 hour	1 hour
Max Saving	1 min	1 min

Power Management > PM Timers > HDD Power Down

HDD Power Down

Disabled (Default)
 1min to 15 min

Capacitar el ocioso tiempo de IDE HDD antes de entrar un estado de energía cortado. Predeterminado “Disabled” para incapacitar la función

Power Management > Power Timers > Doze Mode

Doze Mode

Disabled (Default), 1 min, 2 min, 4 min, 8 min, 12 min, 20 min, 30 min, 40 min, 1 hour

Para especificar el periodo de tiempo del sistema inactivo(no hacer alguna tarea) antes de entrar el modo de siestecita (Doze modo). Las actividades de un sistema es descubierto por examinar las IRQ señales o otros sucesos (como I/O).

Power Management > Power Timers > Suspend Modo

Suspend Modo

Disabled (Default), 1 min, 2 min, 4 min, 8 min, 12 min, 20 min, 30 min, 40 min, 1 hour

Para especificar el periodo de tiempo del inactivo sistema antes de suspender las actividades(entrar Suspend modo). El "Suspend modo" puede ser **Power On Suspend** o **Suspend to Hard Drive**, elegido by "[Suspend Modo Opción](#)".

Power Management > PM Controlled by APM(Advanced Power Management)

PM Controlled by APM

Yes (Default)

No

Si el "Max Saving" es elegido en el "Power Management" artículo, puede usar este suceso a transferir el mgestión de energía a APM (Avanzado gestión de energía) y realzar función de ahorrar energía, como parar interno reloj del CPU.

Power Management > Video Off In Suspend

Video Off In Suspend

Suspend → Off (Default)

All Modos → Off

Always On

Para especificar el modo de video (monitor) en el "Suspend modo". "Off" para suspender actividad de monitor. "Always on" para quedar encendida.

Power Management > Video Off Method

Video Off Method

V/H SYNC + Blank (Default)

DPMS Suppuerto

Blank Screen

Para especificar el modo de suspendido monitor. "Blank Screen" escribir en blanco a video buffer. "V/H SYNC+Blank" para BIOS a controlar VSYNC y HSYNC señales. Este funci[on es solo para DPMS (Display Power Management standard) monitor. El DPMS modo usa DPMS funci[on proveido por el tarjeta VGA.

Power Management > M[odem Use IRQ

M[odem Use IRQ

3 (Default); 4; 5; 7; 9;
10; 11; NA

Para establecer un IRQ (Interrupt Request) para el m[odem.

Power Management > Soft-off By PWR-Button

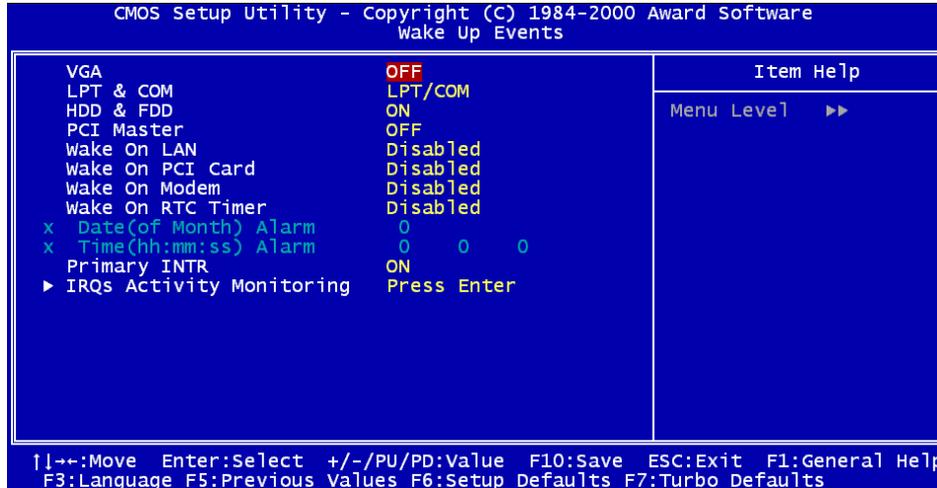
Soft-off	By
<u>PWR-Button</u>	

Instant-Off (Default)

Delay 4 Sec

Para elegir el modo de apagar energía en ACPI sistema. Con soporte de hardware, elegir **Delay 4 sec** para controlar suministro a suspender o apagar por el interruptor botón en el anterior panel. Si el botón es apretado menos de 4 segundos al encendido sistema , el sistema entra "Suspend modo". Si el botón es apretado más de 4 segundos, el sistema es apagado. El predeterminado valer es **Instant-Off** para el control de inmediato alto de suministro sin aprestar el botón para 4 segundos y no hay suspendido estado.

Power Management > Wake Up Events (Suceros de despertarse)



Power Management > Wake Up Events > VGA**VGA**

Off (Default)

On

“On” para capacitar VGA despertarse durante la transición de modo de suministro. “Off” para dejar VGA despertarse.

Power Management > Wake Up Events > LPT/COM**LPT/COM**

LPT/COM (Default)

NONE

LPT

COM

Para especificar el modo de LPT/COM puerto durante el transición de estado de suministro.

Power Management > Wake Up Events > HDD/FDD**HDD/FDD**

On (Default)

Off

Para especificar el modo de HDD/FDD durante el transición de estado de suministro.

Power Management > Wake Up Events > PCI Máster**PCI Máster**

Off (Default)

On

Para especificar de modo de PCI Máster durante transición de estado de suministro

Power Management > Wake Up Events > Wake On LAN**Wake On LAN**

Disabled (Default)

Enabled

Para capacitar o dejar la función de Wake On LAN. Predeterminado "Disabled" es para dejar función.

Power Management > Wake Up Events > Wake On PCI Card**Wake On PCI Card**

Disabled (Default)

Enabled

Para capacitar o dejar la función la tarje de Wake On PCI. Predetermonado "Disabled" es para dejar función.

Power Management > Wake Up Events > Wake On Módem**Wake On Módem**

Disabled (Default)

Enabled

Para capacitar o dejar la función de la Wake On Módem.

Predetermonado "Disabled" es para dejar función.

Power Management > Wake Up Events > Wake On RTC Timer**Wake On RTC Timer**

Disabled (Default)

Enabled

Para capacitar o dejar la función de la Wake On RTC

Timer. Predetermonado "Disabled" es para dejar función.

Power Management > Wake Up Events > Date (of Month) Alarm**Date (of Month) Alarm**

0 to 31

Este artículo es demostrado si se capacita el "Wake On RTC Timer" opción. Ahora especificar el fecha to despertar el sistema. Por ejemplo, elegir 15, a despertar sistema el 15th de todos los meses.

Power Management > Wake Up Events > Time (hh:mm:ss) Alarm**Time (hh:mm:ss)****Alarm**

hh:mm:ss

Este artículo es demostrado si se capacita la RTC Wake Up Timer opción. Ahora especificar el tiempo a despertar el sistema.

Power Management > Wake Up Events > Primary INTR**Primary INTR**

On (Default)

Off

Para capacitar (On) o dejar(Off) la detección de IRQ3-15 o NMI interrupt sucesos durante transición de estado de suministro. Normalmente, éste es para tarjeta de network.

Power Management > Wake Up Events > IRQs Activity Monitoring

CMOS Setup Utility - Copyright (C) 1984-2000 Award Software
IRQs Activity Monitoring

		Item Help
IRQ3	(COM 2)	Enabled
IRQ4	(COM 1)	Enabled
IRQ5	(LPT 2)	Enabled
IRQ6	(Floppy Disk)	Enabled
IRQ7	(LPT 1)	Enabled
IRQ8	(RTC Alarm)	Disabled
IRQ9	(IRQ2 Redir)	Disabled
IRQ10	(Reserved)	Disabled
IRQ11	(Reserved)	Disabled
IRQ12	(PS/2 Mouse)	Enabled
IRQ13	(Coprocessor)	Disabled
IRQ14	(Hard Disk)	Enabled
IRQ15	(Reserved)	Disabled

Menu Level >>>

↑|←:Move Enter:Select +/-/PU/PD:Value F10:Save ESC:Exit F1:General Help
F3:Language F5:Previous Values F6:Setup Defaults F7:Turbo Defaults

IRQs Activity**Monitoring**

IRQ3 (COM 2)

IRQ4 (COM 4)

IRQ5 (LPT 2)

IRQ6 (Floppy Disk)

IRQ7 (LPT 1)

IRQ8 (RTC Alarm)

IRQ9 (IRQ2 Redir)

IRQ10 (Reserved)

IRQ11 (Reserved)

IRQ12 (PS/2 Ratón)

IRQ13 (Coprocessor)

IRQ14 (Disco Duro)

IRQ15 (Reserved)

Estos artículos capacitar (Enabled) o dejar(Disabled) la detección de actividades de dispositivos por IRQs durante transición de estado de suministro.

Configurar PNP/PCI (PNP/PCI Configuration Setup)

Elegir " [PNP/PCI Configuration](#)" desde el menú principal para configurar los PCI dispositivos instalado en su sistema. El pantalla siguiente demostraráse.

```

CMOS Setup Utility - Copyright (C) 1984-2000 Award Software
PnP/PCI Configurations

PNP OS Installed          No
Reset Configuration Data Disabled

Resources Controlled By  Auto(ESCD)
x IRQ Resources          Press Enter

PCI/VGA Palette Snoop   Disabled
Assign IRQ For VGA      Enabled
Assign IRQ For USB      Enabled

Item Help
Menu Level ▶
Select Yes if you are
using a Plug and Play
capable operating
system Select No if
you need the BIOS to
configure non-boot
devices

↑|←:Move Enter:Select +/-/PU/PD:Value F10:Save ESC:Exit F1:General Help
E F3:Language F5:Previous Values F6:Setup Defaults F7:Turbo Defaults

```

PNP/PCI Configuration > PnP OS Installed

PnP OS Installed

Yes
No (Default)

Normalmente, los PnP resources son asignado por BIOS durante [POST](#) (Power-On Self Test). Si se usa un [PnP](#) sistema operativo (como Windows 95), elegir **Yes** a informar BIOS para configurar solo recursos para arrancar (VGA/IDE o SCSI). Otro recursos asignará por PnP sistema.

PNP/PCI Configuration > Reset Configuration Data

Reset Configuration Data

Enabled
Disabled (Default)

En caso del conflicto después que se asigna los IRQs o configura su sistema, puede capacitar esta función para restablecer la configuración y reasignar los IRQs, DMás, y I/O dirección

PNP/PCI Configuration > Resources Controlled By**Resources Controlled
by**

Auto(ESCD) (Default)

Manual

“ **Manual** “ para asignar manualmente los IRQs y DMás a dispositivos de ISA y PCI. “**Auto**” para auto-configurar la función.

PNP/PCI Configuration > IRQ Resource

```

CMOS Setup Utility - Copyright (C) 1984-2000 Award Software
IRQ Resources

```

IRQ-3	assigned to	PCI Device	Item Help Menu Level >> C(≤, !-C(≤, *-C(≤, 3-C(≤, <-C(≤, E-C(≤, N-C(≤, W-C ≤, -C(≤, i-Legacy ISA for devices compliant with the original PC AT bus specification, PCI/ISA PnP for devices compliant with the Plug and Play standard whether designed for PCI or ISA bus architecture
IRQ-4	assigned to	PCI Device	
IRQ-5	assigned to	PCI Device	
IRQ-7	assigned to	PCI Device	
IRQ-9	assigned to	PCI Device	
IRQ-10	assigned to	PCI Device	
IRQ-11	assigned to	PCI Device	
IRQ-12	assigned to	PCI Device	
IRQ-14	assigned to	PCI Device	
IRQ-15	assigned to	PCI Device	

```

↑|←:Move Enter:Select +/-/PU/PD:Value F10:Save ESC:Exit F1:General Help
F3:Language F5:Previous Values F6:Setup Defaults F7:Turbo Defaults

```

PNP/PCI Configuration > IRQ Resource > IRQ 3, 4, 5, 7, 9, 10, 11, 12, 14, 15 assigned to

IRQ 3, 4, 5, 7, 9, 10, 11, 12, 14, 15 assigned to

PCI Device (Default)
Reserved

Si se asigna recursos manualmente, debe asignar cada interrupt a un tipo, dependiente de el tipo de dispositivo.

PNP/PCI Configuration > PCI/VGA Palette Snoop(Colores fisgarse)

PCI/VGA Palette Snoop

Enabled
Disabled
(Default)

Para capacitar la tarjeta VGA PCI a quedar callado (asi prevenir conflicto) cuando registros de paleteta(de colores) son puesto al día (por ej., aceptar datos sin devolver alguna señales). Se significa que hay las dos tarjetas de PCI de pantalla usando le mismo registro de paleta (como MPEG o tarjeta de Video a VGA PCI). En tal caso , PCI VGA se queda callado mientras MPEG/Video queda funcionar normalmente.

PNP/PCI Configuration > Assign IRQ For VGA

Assign IRQ For VGA

Enabled (Default)

Disabled

Para capacitar restablecer configuraciones, en caso de los conflictos después de asignar IRQs o configurar el sistema. "Enabled" para reasignar el IRQ para VGA automáticamente.

PNP/PCI Configuration > Assign IRQs For USB

Assign IRQ For USB

Enabled (Default)

Disabled

. Para capacitar restablecer configuraciones, en caso de los conflictos después de asignar IRQs o configurar el sistema. "Enabled" para reasignar el IRQ para USB automáticamente.

Estados de salud de PC (PC Health Status)

Se construye el hardware monitor chip en el **VIA VT82C686A Super South Bridge**. BIOS detecta automáticamente los parámetros de los estados del sistema como CPU temperatura, velocidad de fan de CPU, voltaje del CPU y voltaje de la placa madre. Desde los datos, los estados de operación del sistema son demostrado.

```

CMOS Setup Utility - Copyright (C) 1984-2000 Award Software
                    PC Health Status

Current CPU Temperature
Current System Temp.
Current CPUFAN Speed
Current FAN1 Speed
Vcore(V)
+ 2.5 V
+ 3.3V
+ 5 V
+12 V

Item Help
Menu Level ▶

↓|←:Move  Enter:Select  +/-/PU/PD:Value  F10:Save  ESC:Exit  F1:General Help
F3:Language  F5:Previous Values  F6:Setup Defaults  F7:Turbo Defaults

```

Control de Frecuencia / Voltaje

Para configurar la frecuencia y razón del [anterior Side Bus \(FSB\)](#) del CPU.

```

CMOS Setup Utility - Copyright (C) 1984-2000 Award Software
Frequency/Voltage Control

CPU Speed Detected          0
Clock Spread Spectrum      Enabled
CPU Speed Setting          66.8 x 2.0 = 133

Item Help
Menu Level ▶

1. If CPU speed
detected does not
match the CPU speed
setup. It is probably
caused by the CPU has
a fixed FSB clock or
fixed clock ratio.

2. If you fail to
reboot the system,
please press <Home>
key first and then
press Reset button at
the same time.

↑|←:Move Enter:Select +/-/PU/PD:Value F10:Save ESC:Exit F1:General Help
F3:Language F5:Previous Values F6:Setup Defaults F7:Turbo Defaults
  
```

Frequency/Voltage Control > CPU Speed Detected

CPU Speed Detected

Se Provee la actual frecuencia del CPU activo.

Frequency/Voltage Control > Clock Spread Spectrum

Clock Spread Spectrum

Enabled (Default)

Disabled

Para capacitar (enabled) o dejar (Disabled) la función de modulación por reloj spread spectrum.

Frequency/Voltage Control > CPU Speed Setting

CPU Speed Setting

FSB reloj:

66-83MHz

100-124MHz

133-150MHz

Ratio:

2-8

Para modificar los ciclo (reloj) y razón de FSB del CPU.

FSB x Razón = CPU reloj



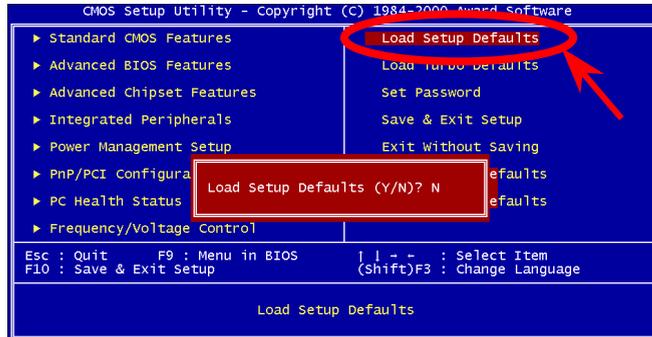
Notas: Si no la velocidad de CPU activo iguala la velocidad de CPU establecido, es posible que CPU tiene FSB ciclo o razón fijado.



Aviso: Si se reinicia el sistema, presionar <Home> la tecla primero y entonces presionar **Reset Button** al mismo tiempo.

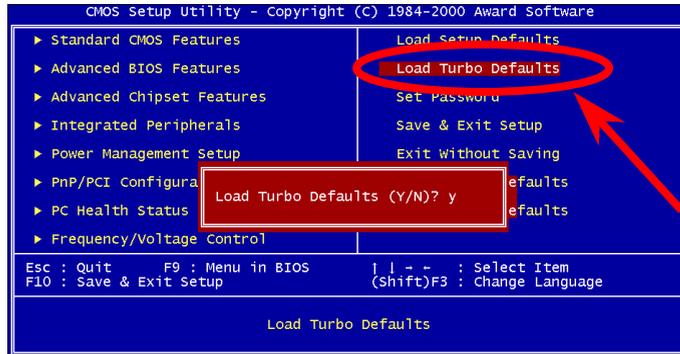
Cargar Configuraciones predeterminados (Load Setup Defaults)

La "Load Setup Defaults" opción provee óptimo configuraciones para óptimo realización de sistema . Óptimo configuraciones son más seguro que Turbo configuraciones. Todos **reportaje de pruebas y control de calidad de verificación, compatibilidad/reliabilidad son basado sobre "Load Setup Defaults"**. Se recomienda estas configuración para una normal operación.No "Load Setup Defaults" es más lento para esta placa madre. Para deshacer una inestable problema, puede cambiar manualmente los parámetros en "[BIOS Features Setup](#)" y "[Chipset Features Setup](#)" a tener más lento y seguro configuración.



Cargar Turbo Predeterminado (Load Turbo Defaults)

la "Load Turbo Defaults" opción provee mejor realización que "Load Setup Defaults" para mejor realización desde la placa madre. No Turbo configuración sufre pruebas de confiabilidad y compatibilidad, pero es probado con solo limitada configuración y dispositivos (for example, una sistema que tiene solo una tarjeta de VGA y dos DIMMs). **Usa Turbo configuración sólo cuando se conoce todos artículos de menú de "Chipset Setup"**. Turbo configuraci[on normalmente aumenta la realización desde 3% a 5%, dependiente en el chipset y Aplicación.



Establecer Contraseña (Set Password)

La contraseña previene unautorizado uso de su computador. Si se establece una contraseña, el sistema provocará la correcto contraseña antes de arrancar o acceso a Setup.

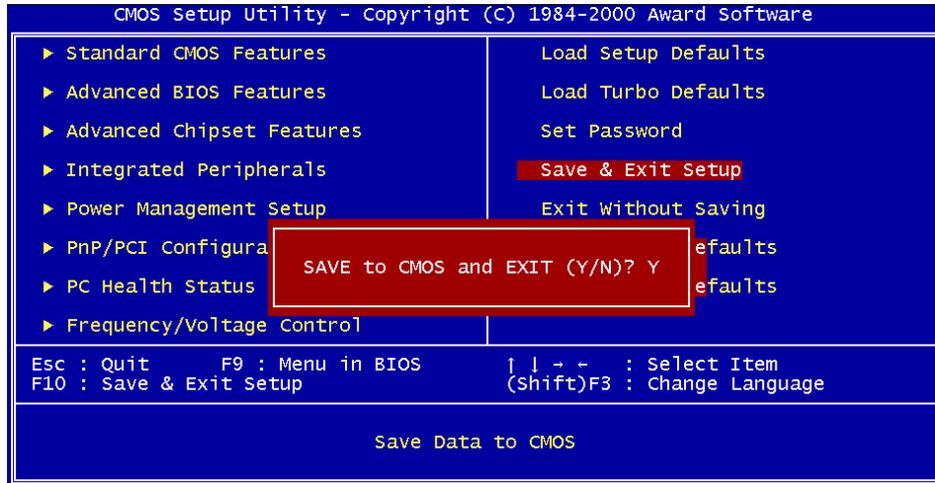
Para establecer una contraseña:

1. Al aviso, entrar la contraseña. La contraseña puede ser hasta 8 alphanumericos caracteres. Cuando se entran los caracteres, se demostan como asteriscos en la caja de contraseña sobre la pantalla.
2. Después de introducir la contraseña, presionar la tecla "Entrar".
3. Al siguiente aviso, re-introducir su contraseña y presionar la tecla "Entrar" otro vez para confirmar la nueva contraseña. Después de entrada, la principal pantalla se demostrará automáticamente.

Para dejar una contraseña, sólo presionar la tecla <Enter> cuando es movido a entrar nueva contraseña. La pantalla entonces demostan el mensaje confirmando que la contraseña ha sido dejada.

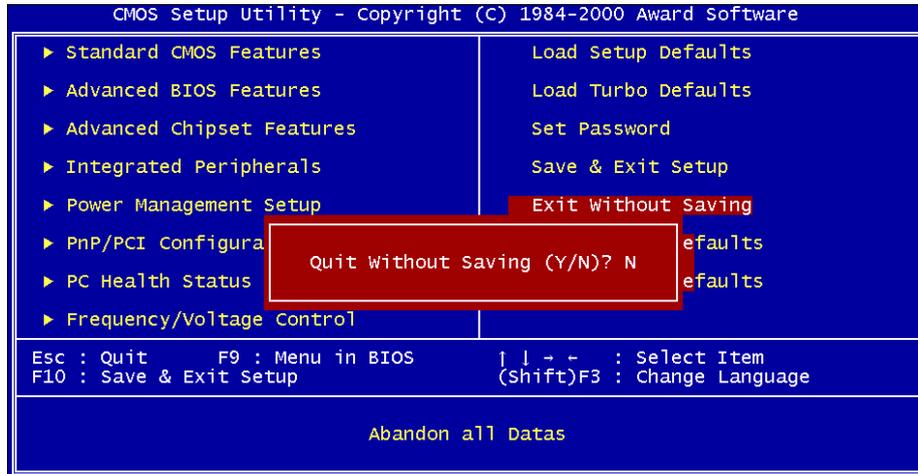
Guardar y Salir Configuración (Save & Exit Setup)

Esta función es para automáticamente guardar todos valores de CMOS values antes de salir Setup.



Salir sin Guardar (Exit without Saving)

Esta función es para salir Setup sin guardar algunos valores cambiados de CMOS. No use la opción si quiere guardar las nuevas configuraciones.



Modernizar BIOS (BIOS Upgrade)

En poner su placa madre al día, hay que aceptar la posibilidad de fallo del BIOS . Si su placa madre está trabajando sobre una estable condición, y no se tropezan con serios fallos desde el BIOS, se recomienda que no poner el BIOS al día.

Todavía, para poner el BIOS al día, ASEGURARTE de usar el correcto revisión de BIOS para el modelo de la su placa madre.

Programa de AOpen Easy Flash para poner el BIOS al día es más fácil de usar que tradicional método. El binario fichero de [BIOS](#) y la rutina para poner al día son unidos juntos. Necesita ejecutar sólo una comando a completar el trámites.



Cautela: Programás de AOpen Easy Flash BIOS son compatible con el Award BIOS. Al día de la Nota, no las programs van dirigidas a AMI BIOS que presentarse principalmente sobre las antiguas placa 486 y algunas placa de Pentium temprano. Leer README comprimido en el paquete de BIOS antes de poner BIOS al día, y seguir las instrucciones con cuidado para minimizar el peligro de fallo.

Abajo son trámites para poner el BIOS al día por el fácil de usar program: (para Award BIOS sólo)

1. Transferir el nuevo [zipped](#) fichero para modernizar su BIOS desde sitio web de AOpen.
Por ejemplo, MX33102.ZIP.
2. Ejecutar shareware PKUNZIP (<http://www.pkware.com/>) que soportar vrios sistemás operativo para sacar el binario fichero de BIOS y el utilidad para modernizarse.
Or Winzip (<http://www.winzip.com/>) en medio de Windows .
3. Guardar el comprimido fichero en uno floppy disk para arrancar sistema.
Por ejemplo, MX33102.BIN & MX33102.EXE
4. Reiniciar el sistema en DOS modo sin transferir alguna controlador de memoria (such as EMM386) o driver de dispositivo. Se necesita alrededor 520K del espacio de memoria libre.
5. Ejecutar A:\> MX33102. La programa hará el resto de poner al día.

Del

6. **NO APAGAR EL SISTEMA DURANTE PONER AL DÍA HASTA QUE EL SISTEMA LA INCITA!!**



Aviso: Su original configuraciones de BIOS y información de PnP son reemplazados por nuevo BIOS ahora. Hay que reconfigurar los parámetros en BIOS Setup y re-instalar Win95/Win98 y todos tarjetas para que su sistema y su nuevo BIOS sean compatible el uno al otro.

Sobrereloj (Overclocking)

Como uno delantero fabricante en la industria de las placa madre, AOpen siempre atende lo que los clientes quieren y desarrolla productos para cumplir diferentes requisitos. Reliabilidad, compatibilidad, tecnología delantero y característico fácil de usar son nuestros básicos objetivos en diseñar las placas madres. Además, muchos usuarios de energía nos están siempre exhortandos a proveer más alta realización del sistema por los sobrerelojes que los llamamos "Sobrerelojadores"(overclockers).

Esta parte es dedicado al sobrerelojadores.

Este placa madre de alta realización es diseñado para maximo **133MHz** del reloj del CPU bus. Todavía, su generador del reloj provee el maximo ciclo **150MHz** para alto ciclo futuro del CPU bus. Resultados de nuestros pruebas probran que **150MHz** es obtenido a condición de que propio configuración y capacitados componentes sean establecido para el sobrereloj. Estamos cómodo con el sobrereloj al **150MHz**. Tambien, Esta placa madre provee completo gama de configuraciones para varios CPU core voltajes y una opción para ajustar CPU core voltage. El razón del CPU reloj puede llegar hasta 8X para soportar casi todos CPUs de Pentium II / Pentium III /Celeron, y asi provee flexibilidad para sobrereloj. Para la referencia, las configuracióness siguientes lo que sentimos cómodo con **150MHz** bus reloj. **Pero no garantía.** 😊



Aviso: Este diseño de este producto sigue el diseño de CPU y vendedores de chipsets. Te aconsejamos no hacer las configuraciones beyond las especificaciones de este producto porque está corriendo el riesgo de dañar su sistema o los daos importante. Todavía, antes de sobrereloj, se asegura que todos componentes en placa puede tolerar demasiados configuraciones, especialmente sobre CPU, DRAMs, Disco Duros, y tarjeta de AGP VGA.



Consejo: Recuerde que el sobrereloj puede causar termico problema. Tambien seguro que el fan de CPU y el plate para termico disipación pueden deshacer los calor generado por sobrereloj.

VGA Card & Disco Duro

VGA y HDD son los principales componentes en sobrereloj. Para su referencia, las listas de Aopen

web páginas siguiente tienen los datos de nuestros sobrereloj de éxito en el laboratorio. Recuerde que AOpen no garantiza que puede tener éxito en sobrereloj cada vez. Chequear el **Lista de Vendor disponible (AVL)** por conexión a nuestro oficial website.

VGA: <http://www.aopen.com.tw/tech/repuerto/overclk/mb/vga-oc.htm>

HDD: <http://www.aopen.com.tw/tech/repuerto/overclk/mb/hdd-oc.htm>

Glossary

AC97

Fundamentalmente, especificación AC97 divide circuito sonido/módem en dos partes: digital procesador y el [CODEC](#) . Ellos están vinculado por link bus AC97 para analogue I/O. Como digital procesador puede ser establecido en el principal chipset de placa madre, el coste de onboard solución de sonido/módem puede ser reducido.

ACPI (Configuración avanzado & Interfaz de Fuente)

ACPI es el especificación PC97 (1997) de la gestión de fuente. Está para ahorrar más energía por el completo gestión de fuente a sistema operativo y para evitar [BIOS](#). El chipset o súper chip I/O debe proveer el interfaz para estándar registro a sistema operativo (such as Windows 98). Está un poco parecido a interfaz [PnP](#) de registro. ACPI define momentaneo interruptor ATX por software a controlar el transición de estatus de fuente.

AGP (Acelerado Puerto Gráfico)

AGP es un bus interfaz para superior actuación de gráfica 3D. AGP solo soporte operación de leer/escribir a memoria en el modo de uno-a-uno de unica-maestro unica-esclavo. AGP utiliza ambos filos levantado y bajado de reloj 66MHz para 2X AGP, con razon de transferencia de datos 66MHz x 4byte x 2 = 528MB/s. AGP está avanzando a modo 4X, 66MHz x 4byte x 4 = 1056MB/s. AOpen está el compañía primera a soportar placa madre con AGP 4X por ambos AX6C (Intel 820) y MX64/AX64 (VIA 694x), desde octubre 1999.

AMR (Riser Audio/Módem)

El circuito [CODEC](#) de sonido/módem solución AC97 puede ser establecido en placa o a través del tarjeta riser (tarjeta AMR) que conectar la placa by el conector AMR.

CD en Pack de Primo de AOpen

Un CD está metido al paquete del placa madre AOpen a proveer drivers, Acrobat Reader en línea [PDF](#) manual y otros utilidades útiles.

APM

Diferente a [ACPI](#), BIOS controla la mayoría de gestión de fuente APM. AOpen Suspend a disco duro es un bien ejemplo de gestión de fuente APM.

ATA/66

ATA/66 utiliza ambos fillos levantado y bajado pero doble el razon de transferencia [UDMA/33](#) . Su razon de transferencia está cuatro veces de modo 4 PIO o modo 2 DMA, 16.6MB/s x4 = 66MB/s. Para utilizar ATA/66, necesita especial cable IDE ATA/66.

ATA/100

ATA/100 es una nueva especificación IDE todavía en el curso de progreso. Él utiliza ambos fillos levantado y bajado como [ATA/66](#), pero su ciclo de reloj es reducido a 40ns. Su razon de transferencia está $(1/40\text{ns}) \times 2 \text{ bytes} \times 2 = 100\text{MB/s}$. Para utilizar ATA/100, necesita especial cable IDE 80-wire ,mismo con el ATA/66.

BIOS (Basica Sistema entrada/salida)

BIOS es una colección de rutina/programa que reside en [EPROM](#) o [Flash ROM](#). BIOS controla dispositivos de entrada/salido y otros dispositivos hardware para placa madre. Fundamentalmente, para aprovechar el característica de hardware portátil, necesita una sistema operativo y drivers a acceder BIOS antes de acceder el dispositivo hardware.

Bus Master IDE (Modo DMA)

El tradicional PIO (I/O por programar) IDE necesita a involucrar el CPU en todos actividades de acceder IDE inclusive esperar el suceso mecanico. Para reducir el cantidad de trabajo del CPU, el bus master IDE mecanismo transfiere datos desde/a memoria sin interrumpir el CPU, y libera el CPU a funcionar al mismo tiempo durante se transfieren los datos entre memorias y mecanismo IDE. Desde luego, se necesitan el bus master IDE driver y el bus master IDE HDD para soportar el bus master IDE modo.

CODEC (Codificar y Descifrar)

CODEC es un circuito que puede hacer conversión digital a analog y viceversa. Es el parte de la solución sonido/Módem [AC97](#).

DIMM (Modulo de Memoria Doble en Línea)

Socket DIMM tiene totalmente 168 pines y soporte datos 64'bit. Está puede ser de solo o doble lados. the golden finger signals on each side of PCB are different, that is why it was called Dual In Line. Almost all DIMMs are made by [SDRAM](#), which operate at 3.3V. Note that some old DIMMs are made by FPM/[EDO](#) and only operate at 5V. Do not confuse them with SDRAM DIMM.

ECC (Comprobar Error y Corrección)

El modo ECC necesita 8 bits ECC para datos 64-bit. Una vez se accede memoria, bits ECC son puesto al día y son comprobado por un especial algoritmo. El algoritmo ECC tiene el habilidad a descubrir error doble-bit automaticamente y correge error unico-bit mientras modo paridad puede solo descubrir error unico-bit.

Memoria EDO (Modo Extended de datos salido Data)

El tecnología de DRAM EDO está muy semejante a FPM (Fast Page Mode). Diferente a tradicional FPM que llegar a ser tri-estados de los datos salidos en la memoria a comenzar la actividad pre-charge , EDO DRAM guarda los datos válido hasta que siguiente memoria accede el ciclo. Eso es semejante a el efecto de tubería que lleva un estado de clock.

EEPROM (Electronic Erasable Programmable ROM)

EEPROM o E²PROM está semejante a [Flash ROM](#) que puede ser re-programado por electrónica señales, pero las tecnologías de interfaces usados están diferentes. El tamaño de EEPROM es mucho menor que flash ROM.

EPROM (Erasable Programmable ROM)

El tradicional placa madre almacena clave de BIOS en EPROM puede ser borrado por luz ultra-violet (UV). Si BIOS debe ser modernizado, ante todos separar EPROM desde la placa madre, limpiarlo con luz UV, re-programarlo, y entonces reestablecerlo al placa madre.

EV6 Bus

El Bus EV6 es el tecnología en el Alpha processor por Digital Equipment Corporation. EV6 bus utiliza ambos clock filis levantado y bajado a transferir los datos, que está semejante a SDRAM DDR o Bus IDE ATA/66.

Velocidad de Bus EV6 = Reloj Externo de bus CPUx 2.

Por ejemplo, 200 MHz Bus EV6 realmente utiliza 100 MHz externo clock de bus CPU, pero el real velocidad es 200 MHz.

FCC DoC (Declaration of Conformity)

El FCC DoC es el declaración de ajuste del componente al patrón de regulación FCC EMI. Componente DIY (tal como placa madre) sin el escudo de caja debe ajustarse a patrón FCC para aplicar al etiqueta DoC.

FC-PGA

FC significa "Flip Chip", FC-PGA es nuevo paquete de Intel para CPU de Pentium III para SKT370 socket, pero necesita una nueva placa madre con nuevo diseño. Es decir, la placa madre para este CPU FC-PGA 370 debe ser rediseñado. Intel va a repartir CPU de FC-PGA 370 y interrumpir CPU de slot 1.

Flash ROM

Flash ROM puede ser re-programado por electrónicos señales. Es más fácil para BIOS ser modernizado por una utilidad de modo flash. Es tambien más fácil de ser infectado por virus. Because of increase of new functions, BIOS size is increased from 64KB to 256KB (2M bit). AOpen AX5T is the first board to implement 256KB (2Mbit) Flash ROM. Now flash ROM size is moving to 4M bit on AX6C (Intel 820) and MX3W (Intel 810) motherboard.

FSB (anterior Side Bus) Reloj

FSB Reloj means CPU external bus reloj.

CPU internal reloj = CPU FSB Reloj x CPU Reloj Ratio

I²C Bus

See [SMBus](#).

P1394

P1394 (IEEE 1394) es una norma de serie bus de alto velocidad para los periféricos. Diferente a [USB](#) bus de baja o media velocidad, P1394 soporta 50 to 1000Mbit/s y puede ser usado por video cámara, disk and LAN.

Parity Bit (Bit de paridad)

El modo de paridad usa 1 bit de paridad para cada byte. Normalmente es modo de par paridad, es decir, se pone al día los datos de memoria, bit de paridad es ajustado a par número de "1" para cada byte. La próxima vez, si se lee la memoria con un impar número de "1", el error de paridad es ocurrido. es nombrado como la detección de error de único bit.

PBSRAM (Pipelined Burst SRAM)

Para CPU de Socket 7, el leer de un dato de burst necesita cuatro Qword (Qpalabra) (Quad-word, 4x16 = 64 bits). Todavía,

PBSRAM solo necesita una vez de desifrar el dirección y automáticamente envía QWords sobrante en CPU por la sucesión predefinido. Normalmente es como 3-1-1-1, totalmente 6 ciclos, mucho más rápido que SRAM asincronizado. PBSRAM es a menuda usado en L2 (level 2) cache del CPU deSocket 7. No CPU para Slot 1 Socket 370 necesita PBSRAM.

PC100 DIMM

[SDRAM](#) DIMM que soporta 100MHz CPU [FSB](#) bus reloj.

PC133 DIMM

[SDRAM](#) DIMM que soporta 133MHz CPU [FSB](#) bus reloj.

PDF Format

PDF Format es un formato para electrónico archivos. Puede leer PDF archivos a través de Windows, Unix, Linux, Mac ... con PDF reader (lector). Tambien puede leer PDF archivos a través del explorador de red como IE y Netscape, Note que necesita instalar PDF plug-in primero (Incluido en Acrobat Reader).

PnP (Plug y Play)

La especificación de PnP provee el interface de estandar registro para ambos BIOS y sistema operativo (como Windows 95). Estos registros son usado por BIOS y el sistema para configurar recurso de sistema sin alguno conflicto. Los IRQ/DMA/Memoria automatically son asignado por PnP BIOS o sistema operativo. corriente, asi todos tarjetas PCI y ISA son ya compatible a PnP.

POST (Power-On Self Test)

POST es los tramites de autocomprobación de BIOS durante arrancar sistema. Puede ser primero o segundo pantalla demostrado en su monitor durante arrancar el sistema.

RDRAM (Rambus DRAM)

Rambus es un tipo de tecnología para memoria. Él usa grande transferencia de datos en modo burst. Teóricamente, la transferencia de datos debe de ser más alto que [SDRAM](#). RDRAM trabaja en modo de cascada de canal. Intel 820 solo soporta uno canal de RDRAM, en 16-bit datos, que puede mantener al maximo 32 dispositivos de RDRAM, con ilimitado sockets de [RIMM](#).

RIMM

RIMM es el modulo de 184-pin para memoria. Él soporta la tecnología de memoria [RDRAM](#). un modulo de memoria RIMM puede mantener al maximo 16 dispositivos de RDRAM .

SDRAM (Synchronous DRAM)

SDRAM es un de los tipos de tecnologías DRAM que todavia usa el mismo ciclo de reloj que el host bus del CPU ([EDO](#) y [FPM](#) son asynchronous – no sincronizado - y no tiene la señal de reloj). Es similar a [PBSRAM](#) usar modo de burst de transferencia. SDRAM es 64-bit 168-pin [DIMM](#) y ejecutase a 3.3V. AOpen es el primero compañía a soport doble-SDRAM en DIMMs onboard ([AP5V](#)), desde Q1 1996

Shadow E²PROM

Hay un espacio de memoria en Flash-ROM para simular operación de E²PROM. La placa madre de AOpen usa Shadow E²PROM para diseñar dispositivos sin jumper y sin batería.

SIMM (Modulo de Memoria Único en línea) (Single In Line Memory Module)

Socket de SIMM es solo 72-pin, y solo de único lado. Las señales de dedo de oro en cada lado de PCB son idéntico. Es por lo que se llama único en línea. SIMM consiste en FPM o [EDO](#) DRAM y soporta 32-bit data. SIMM ha sido interrumpido en corriente diseño de placa madre.

SMBus (System Management Bus)

SMBus es llamado I2C bus también. Es un bus con dos alambre eléctrica para comunicación de componentes (especialmente para semiconductor IC), por ejemplo, para ajustar reloj de generador de reloj para la placa madre sin jumper. La razón de transferencia de SMBus es solo 100Kbit/s, permitir un host (anfitrión) a comunicar con CPU y muchos dispositivos de master (amo) y slaves (esclavos) para enviar / recibir mensajes.

SPD (Serial Presence Detect)

SPD es un pequeño ROM or [EEPROM](#) residiendo en el [_DIMM](#) o [RIMM](#). SPD almacena información de la memoria modulo como cronometraje de DRAM y parámetros de chip. SPD puede ser usado por [BIOS](#) para provee mejor cronometraje a el DIMM o RIMM.

Ultra DMA/33

A diferencia de tradicional PIO/DMA modo que solo usa el creciente filo de señal de mandato IDE para transferir datos, UDMA/33 usa ambos creciente y descendente edge, con el razón de transferencia dos veces más que PIO modo 4 o DMA modo 2.

16.6MB/s x2 = 33MB/s

USB (Universal Serial Bus)

USB es un bus de 4-pin de periferico serie que transfere en modo de cascada los perifericos de velocidad bajo/medio (menos de 10Mbit/s) como keyboard, ratón, palanca de control, escáner, impresora y módem. Con USB, se elimina los tradicional complejo cables desde panel de atras de su PC.

VCM (Virtual Channel Memory)

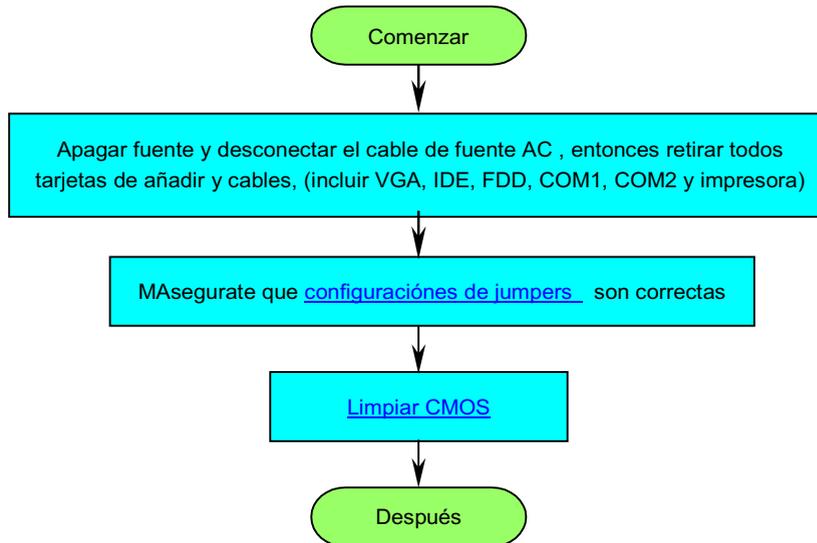
Virtual Channel Memory (VCM) de NEC es una nueva arquitectura de meollo DRAM. Mejora drásticamente la realización de las memorias de alguna DRAM para servir los necesidad de multimedia. Provee una colección de rápido estatico registros entre los meollos de memorias y I/O pins, reduciendo el tiempo latente de acceso de datos y reduciendo consumo de suministro eléctrico.

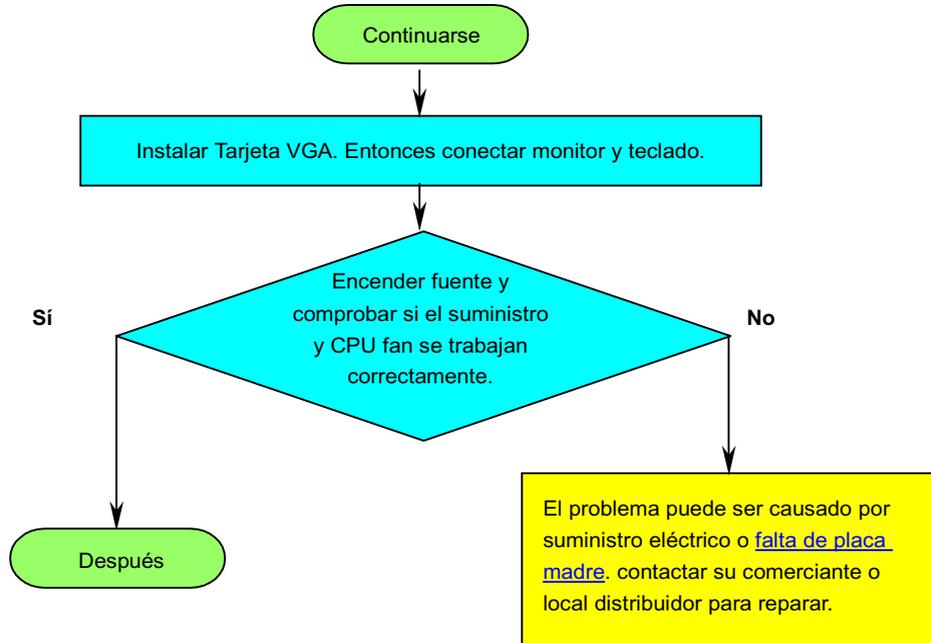
ZIP file

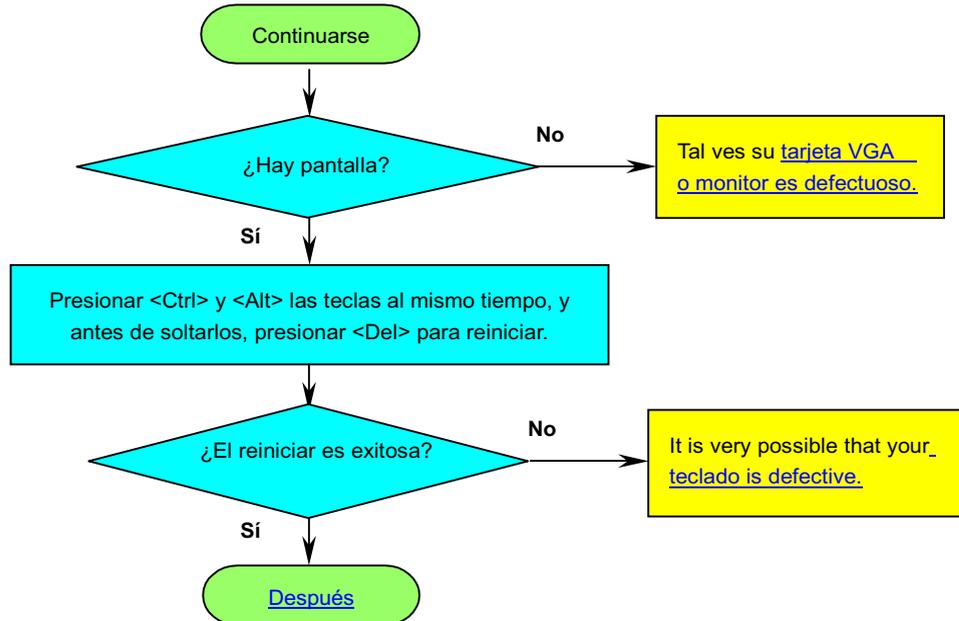
Un formato de archivos comprimido para reducir el tamaño del archivo. Para descomprimir archivos, ejecutar shareware PKUNZIP (<http://www.pkware.com/>) para DOS y otro sistemas operativos o WINZIP (<http://www.winzip.com/>) para los sistema de Windows.

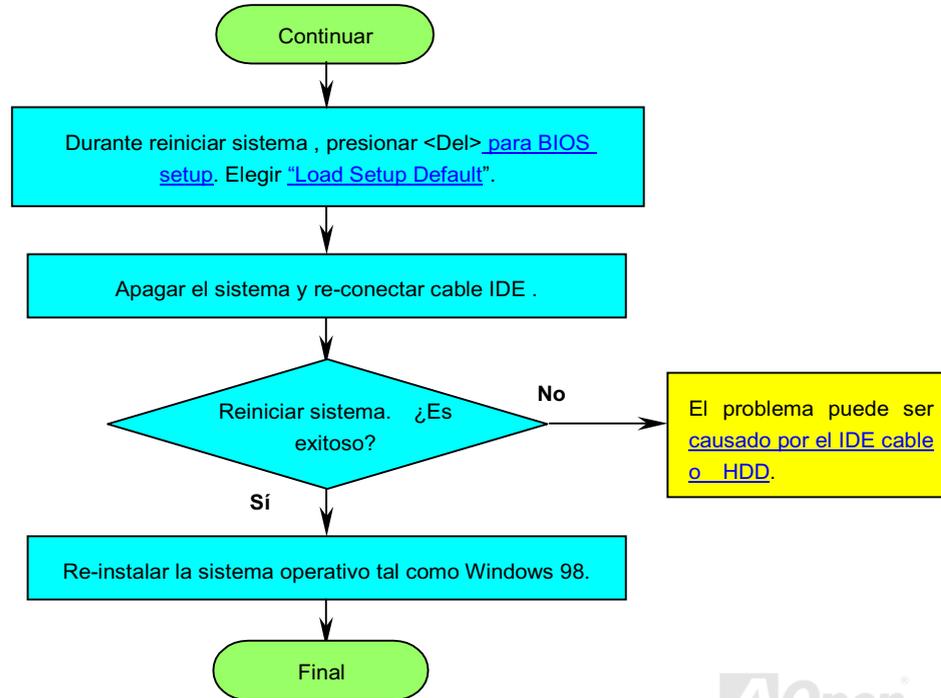


Correctores de errores











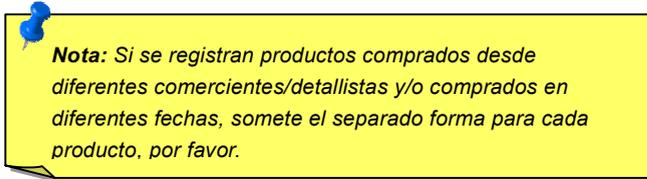
Declaración de producto

Muchas gracias a elegir el producto de AOpen. Se anima que completar la declaración de producto para asegurar los servicios de alto calidad desde AOpen. Después la declaración, puede:

- Jugar tragaperras y ganar un premio desde AOpen por acumular su primos para cambio del premio más tarde.
- Ser ascendido a miembros en la programa de Club AOpen.
- Recibir e-correo sobre alertas de seguridad de producto para alertar consumidores rápidamente sobre las cuestiones tecnico de productos.
- Recibir e-correo sobre las anuncios de últimos productos.
- Personalizar su web paginas de AOpen.
- Recibir e-correo sobre las informaciones de últimos liberación de BIOS/Driver/Software.
- participaar en especial programas para promoción de los productos.

- Disfrutar superior prioridad de servicios para recibir ayudas técnico proveido por especialistas de AOpen mundialmente.
- juntar las discusiones de grupo de noticias basado por web.

AOpen garantiza que las informaciones proveidos son tratado más confidencialmente, para que no ellas pueden ser leído o interceptado por algunos otros gentes o compañías. Más lejos, sobre algunas condiciones, AOpen no revela algunas informaciones que se somete. Por favor, consultar nuestro [online privacy policy](#) para nuevas informaciones sobre nuestro política de compañía.



Nota: *Si se registran productos comprados desde diferentes comerciantes/detallistas y/o comprados en diferentes fechas, somete el separado forma para cada producto, por favor.*



Soportes Técnicos

Estimada cliente,

Muchas gracias a elegir el producto de AOpen. El proveer el mejor y el mas rápido servicio a nuestros clientes es nuestro prioridad primero. Todavía, recibimos numerosos ecorreos y llamados mundialmente todos los días. Para servir cada cliente con tiempo, se recomienda que ocupase de recursos siguiente antes tomar el último solución (Contactar nos). Con su soporte, podemos proveer el mejor servicio a más clientes.

Muchas gracias a sus soporte!

AOpen Technical Supporting Team

1

Manual en línea: Leer el manual con cuidado y asegurate que las configuraciones de los jumpers y los trámites de las instalaciones son correctos.
<http://www.aopen.com.tw/tech/download/manual/default.htm>

2

Reportaje de prueba: Se recomendamos que elegir placa/tarjeta/dispositivo según reportaje de compatibilidad para montar su PC.
<http://www.aopen.com.tw/tech/repuerto/default.htm>

3

FAQ: El último FAQ (Frequently Asked Questions) contiene muchas soluciones para sus problemas.

<http://www.aopen.com.tw/tech/faq/default.htm>

4

Descargar Software: Encontrar el tabla ajuntado aquí para el último BIOS/utilidad/ drivers.

<http://www.aopen.com.tw/tech/download/default.htm>

5

Grupo de Noticias: Sus problemas puede ser contestado por nuestros ingenieros desoporte o usuarios profesional en el grupo de noticias.

<http://www.aopen.com.tw/tech/newsgrp/default.htm>

6

Contactar Distribuidora/Revendedor: Nos vendemos los productos a través de revendeores y integradores. Ellos deben conocer su configuración de sistema muy bien y pueden resolver sus problemas más eficiente. De todos modos, los atitudes de servicios son una referencia importante cuando la próxima ves quiere comprar algo otro desde ellos.

7

Contactarnos : Preparar detallado informaciones sobre su sistema y sobre los sintoma de errores ante de contactarnos. El **número de parte** , **numero serie** y **versión de BIOS** son tambien muy útil.

Número de parte y Número serie

El número de parte y el número serie son imprimidos sobre sello de código de barra. Puede encontrar este sello de código de barra sobre el paquete exterior, sobre ISA/CPU slot o sobre el lado de componente de PCB. Por ejemplo:



P/N: 91.88110.201 es el número de parte, **S/N: 91949378KN73** es el número serie.

Web: <http://www.aopen.com>

E-correo : ePuede enviarnos e-correo a través de forma de contact abajo:

Inglés <http://www.aopen.com.tw/tech/contact/techusa.htm>

Japonés <http://aojp.aopen.com.tw/tech/contact/techjp.htm>

Chino <http://w3.aopen.com.tw/tech/contact/techtw.htm>

Aleman <http://www.aopencom.de/tech/contact/techde.htm>

Chino simplificado <http://www.aopen.com.cn/tech/contact/techcn.htm>

TEL:

Estados Unidos	510-489-8928
Los Paises Bajos	+31 73-645-9516
China	(86) 755-375-3013
Taiwán	(886) 2-2696-1333
Alemania	+49 (0) 2102-157-700